

Curitiba, 30 de outubro de 2024.

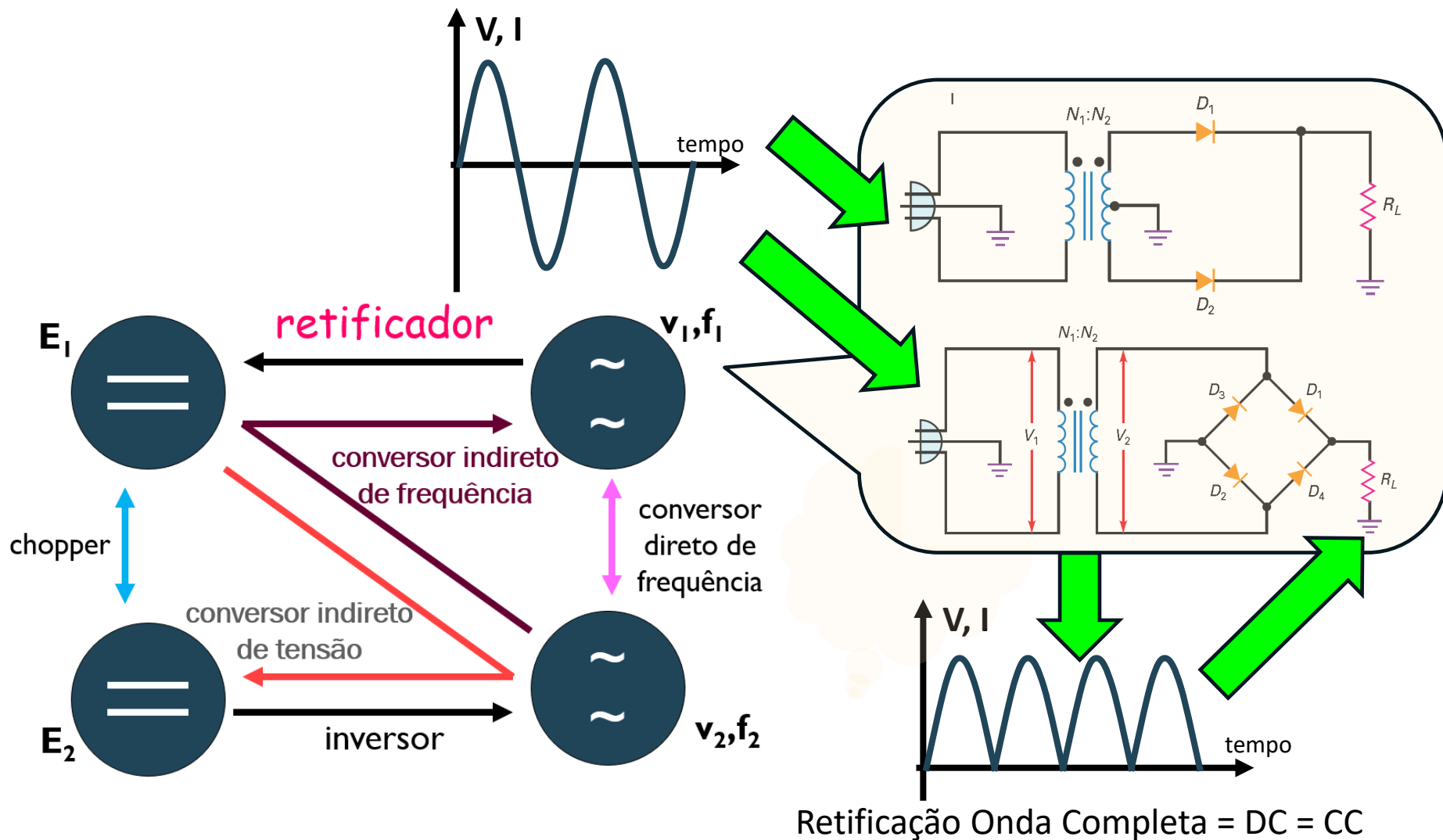
AGENDA

1. Revisão
2. Eficiência retificadores
3. Etapa do filtro
 1. Cálculo do capacitor exato
 2. Cálculo do capacitor aproximado
4. Etapa da estabilização
5. Orientações sobre a atividade prática da construção da fonte de alimentação linear

Vídeos no bloco REPOSITÓRIO DA DISCIPLINA

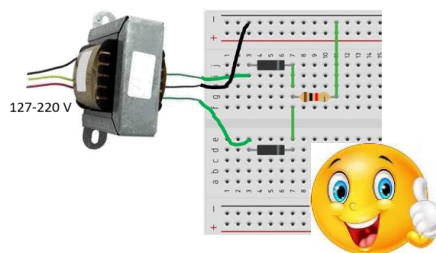
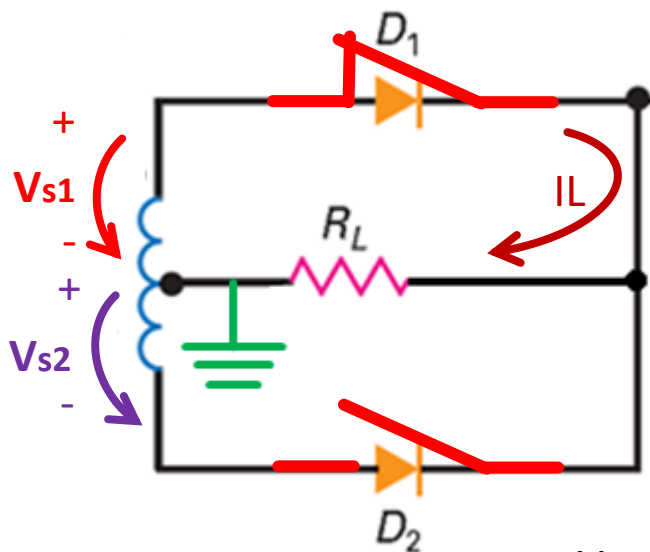
- ✓ Tape central
- ✓ Ponte retificadora
- ✓ Etapa do filtro
- ✓ Vídeo interessante sobre a função do capacitor:
<https://moodle.utfpr.edu.br/mod/book/view.php?id=567555>

Conversor estático CA em CC= retificador de onda completa

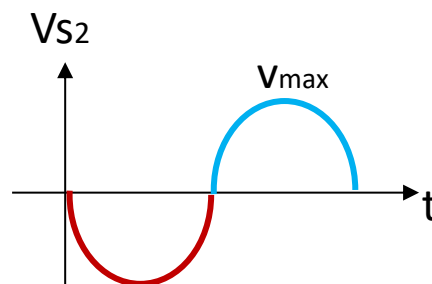
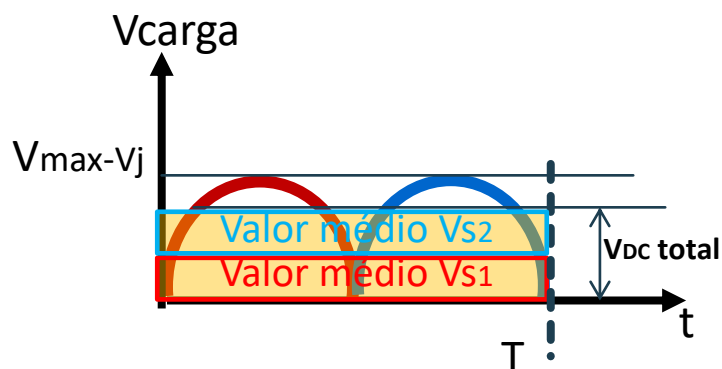
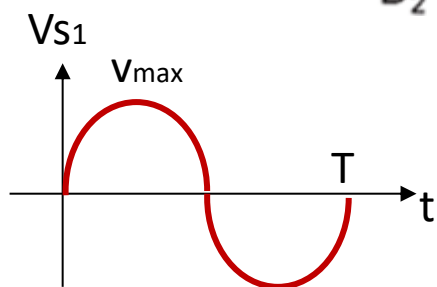
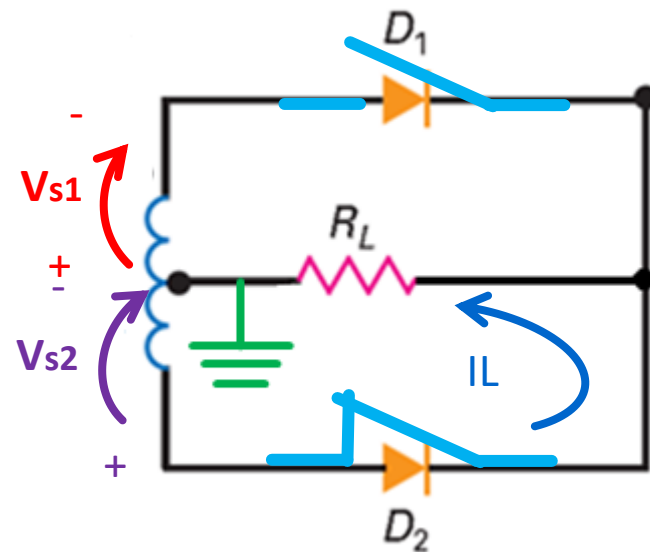


Revisão: tape central

✓ SEMICICLO POSITIVO DA SENOIDE

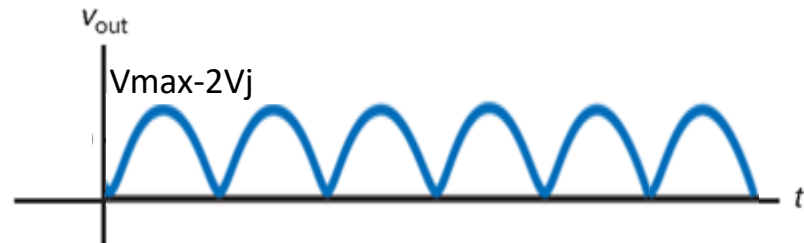
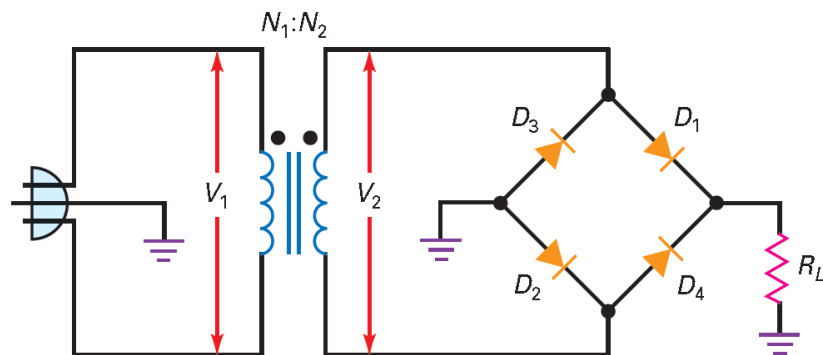


✓ SEMICICLO NEGATIVO DA SENOIDE



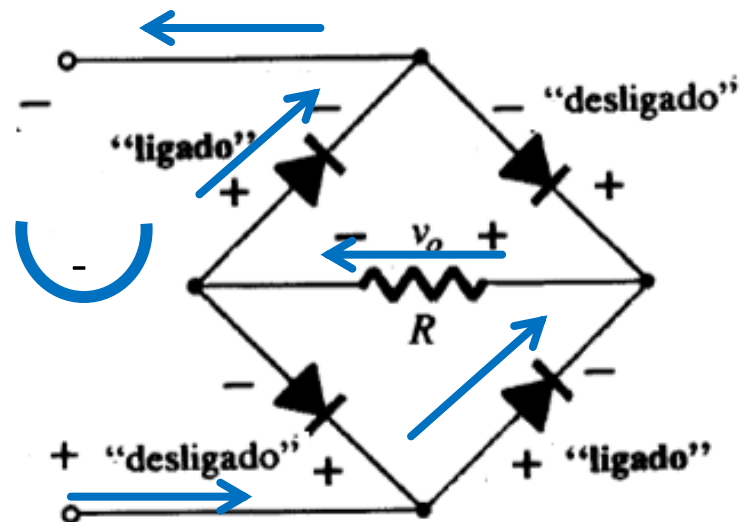
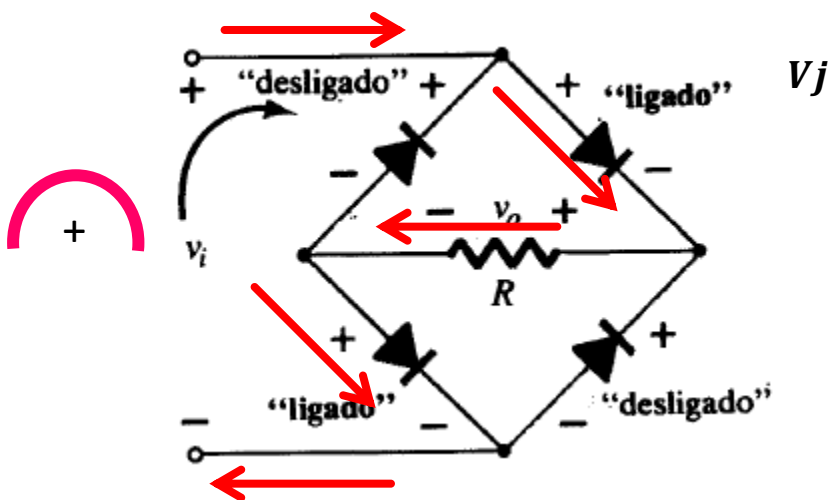
Corrente circula na carga R_L em apenas um único sentido

Resumo: sentido das correntes retificador em ponte



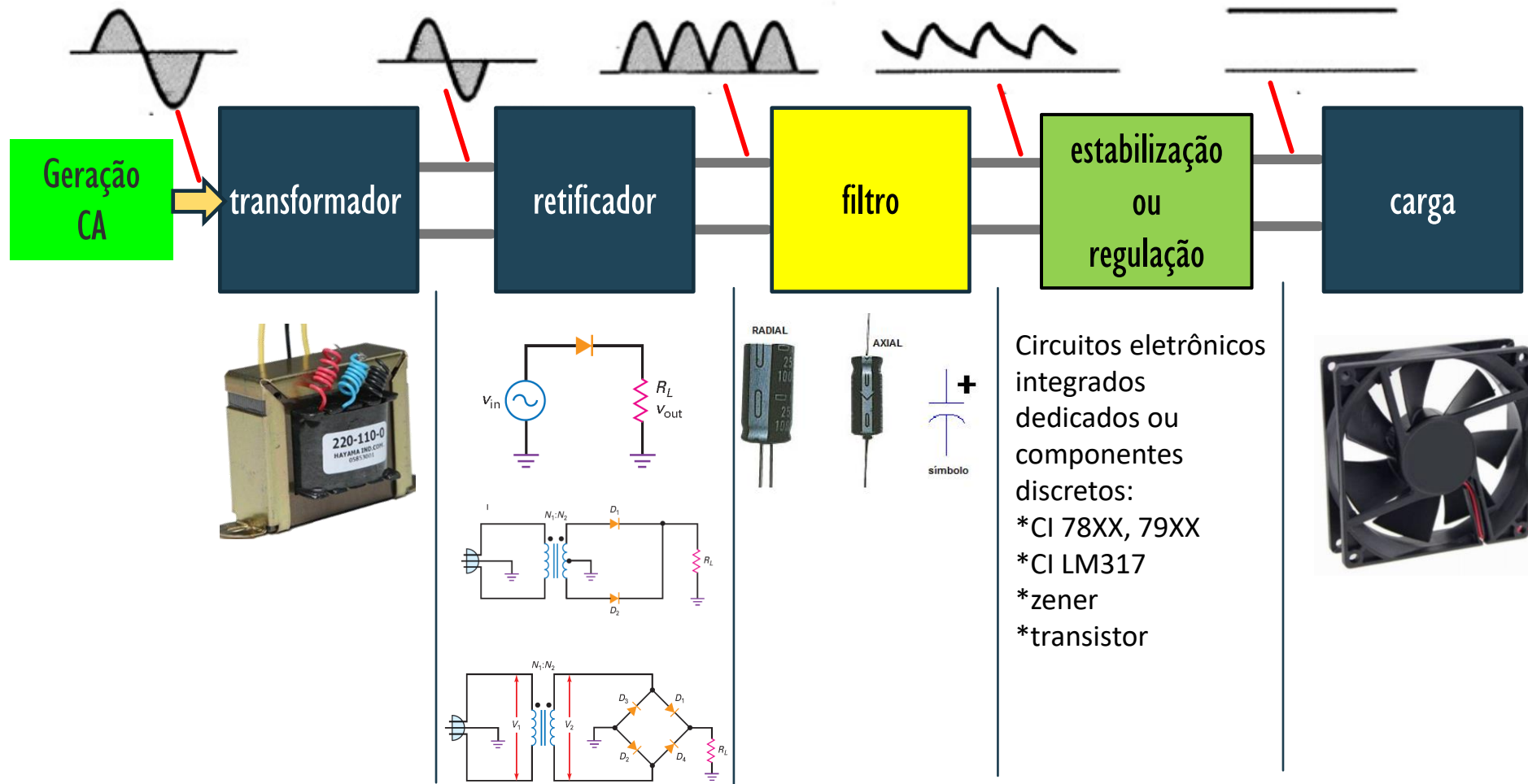
✓ SEMICICLO POSITIVO DA SENOIDE

✓ SEMICICLO NEGATIVO DA SENOIDE



Corrente circula em apenas um único sentido

Revisão: diagrama em blocos de uma fonte de alimentação linear

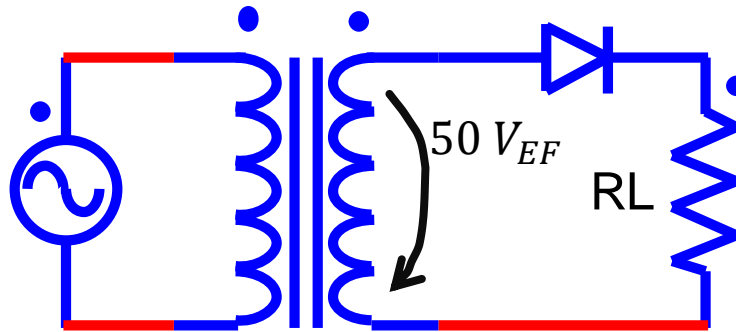


BOYLESTAD, Robert L.; NASHELSKY, Louis. **Dispositivos eletrônicos e teoria de circuitos**. Prentice-Hall do Brasil, 1998, 6ª edição, Capítulo 19.

Eficiência do retificador de meia onda (diodo ideal)

$$\text{Eficiência (do retificador)} \rightarrow \eta = \frac{P_{DC}}{P_{AC}}$$

Ex1. Calcule a eficiência de um retificador de meia onda puro conectado em 50 Vac e com carga igual a 100 Ω .



i) Cálculo da Potência média $\rightarrow P_{med} = P_{DC} = V_{DC} I_{DC}$

$$P_{med} = P_{DC} = (V_{rms} \sqrt{2} \cdot 0,318) \cdot \frac{(V_{rms} \sqrt{2} \cdot 0,318)}{R_L} = \frac{2V_{rms}^2 \cdot (0,318^2)}{R_L} = \frac{0,202V_{rms}^2}{R_L} =$$

$$P_{med} = P_{DC} = \frac{0,202(50^2)}{100} = 5,05 \text{ W}$$

Eficiência do retificador de meia onda

ii) Cálculo da Potência AC $\rightarrow P_{AC} = V_{rms} I_{rms}$

Usando a tabela resumo retificadores

Parâmetro	Meia Onda
Número diodos	1
Frequência saída	1. (Freq _{entrada})
Tensão média na carga- $V_{DC}=V_{CC}$ [V]	$\frac{(V_{max} - V_F)}{\pi}$
Tensão eficaz na carga- $V_{RMS}=V_{EF}$ [V]	$\frac{(V_{max} - V_F)}{2}$

$$V_{rms \text{ meia onda}} = \frac{V_{max}}{2} \rightarrow \rightarrow \rightarrow \rightarrow$$

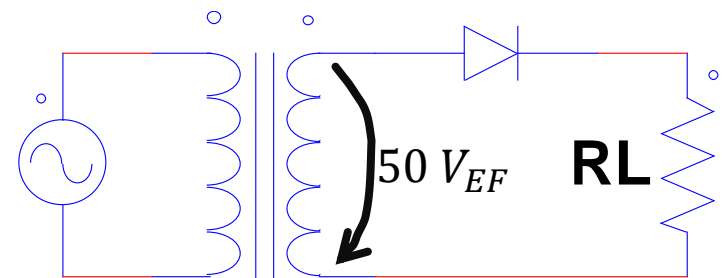
$$P_{AC} = \frac{(V_{rms} \sqrt{2})}{2} \cdot \frac{(V_{rms} \sqrt{2})}{2 R_L} =$$

$$\frac{V_{rms}^2}{2 R_L} = \frac{50^2}{2 \cdot (100)} = 12,5 \text{ W}$$

iii) Eficiência do retificador \rightarrow

$$P_{med} = P_{DC} = 5,05 \text{ W} \quad P_{AC} = 12,5 \text{ W}$$

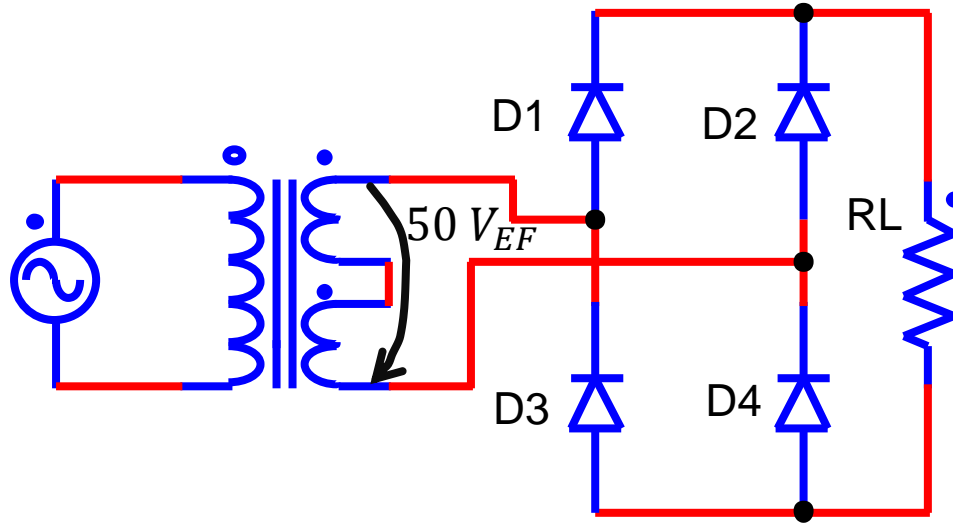
$$\eta = \frac{P_{med}}{P_{AC}} = \frac{5,05}{12,5} = 0,405 = 40,5 \%$$



Eficiência do retificador de onda completa (diodo ideal)

$$\text{Eficiência (do retificador)} \rightarrow \eta = \frac{P_{DC}}{P_{AC}}$$

Ex2. Calcule a eficiência de um retificador em ponte conectado em 50 Vac e com carga igual a 100 Ω .



i) Cálculo da Potência média $\rightarrow P_{med} = P_{DC} = V_{DC} I_{DC}$

$$P_{med} = P_{DC} = (V_{rms} \sqrt{2} \cdot 0,636) \cdot \frac{(V_{rms} \sqrt{2} \cdot 0,636)}{R_L} = \frac{2V_{rms}^2 \cdot (0,636)^2}{R_L} = \frac{0,809V_{rms}^2}{R_L} =$$

$$P_{med} = P_{DC} = \frac{0,809(50^2)}{100} = 20,22 \text{ W}$$

Eficiência do retificador de onda completa

ii) Cálculo da Potência AC $\rightarrow P_{AC} = V_{rms} I_{rms}$

Usando a tabela resumo retificadores

$$V_{rms\ ponte} = \frac{V_{max}}{\sqrt{2}} \rightarrow$$

$$P_{AC} = \frac{(V_{rms} \sqrt{2})}{\sqrt{2}} \cdot \frac{(V_{rms} \sqrt{2})}{\sqrt{2} R_L} =$$

Parâmetro	Onda Completa	
	Tape Central	Ponte
Número diodos	2	4
Frequência saída [Hz]	$2 \cdot (Freq_{entrada})$	$2 \cdot (Freq_{entrada})$
Tensão média na carga- $V_{DC}=V_{CC}$ [V]	$\frac{2 \cdot (V_{max} - V_F)}{\pi}$	$\frac{2 \cdot (V_{max} - 2V_F)}{\pi}$
Tensão eficaz na carga- $V_{RMS}=V_{EF}$ [V]	$\frac{(V_{max} - V_F)}{\sqrt{2}}$	$\frac{(V_{max} - 2V_F)}{\sqrt{2}}$

$$\frac{V_{rms}^2}{R_L} = \frac{50^2}{(100)} = 25 W$$

iii) Eficiência do retificador \rightarrow

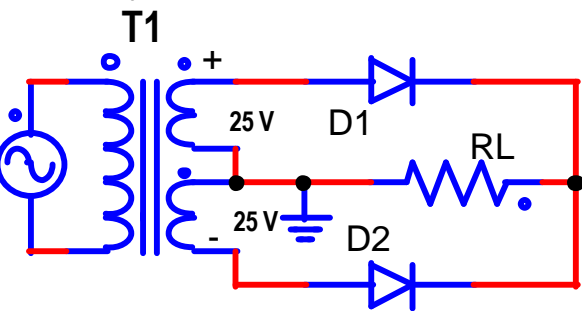
$$P_{med} = P_{DC} = 20,22 W \quad P_{AC} = 25 W$$

$$\eta = \frac{P_{DC}}{P_{AC}} = \frac{20,22}{25} = 0,809 = 80,9 \%$$

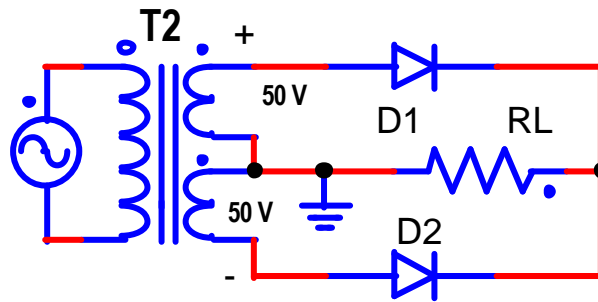
Comparativo eficiência onda completa: tape central x ponte

Exercício: Obter a eficiência para circuitos retificadores puros de tape central e carga igual a $100\ \Omega$ para as seguintes topologias. Compare os resultados das eficiências e tensão média entre o meia onda, tape central e ponte.

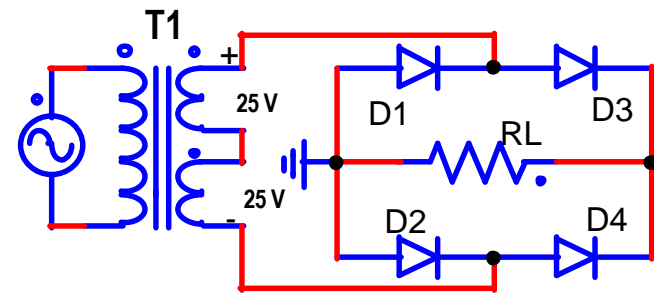
a.1) **Utiliza Transformador1**



a.2) Utiliza Transformador2



b) **Utiliza Transformador1**



Vdc duplo $\frac{1}{2} \rightarrow 22,4\text{ V}$

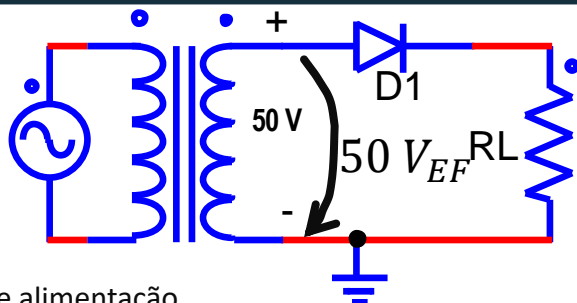
Vdc duplo $\frac{1}{2} \rightarrow 44,9\text{ V}$

Vdc ponte $\rightarrow 44,9\text{ V}$

Duplo $\frac{1}{2}$ onda $\rightarrow \eta = 80,9\%$

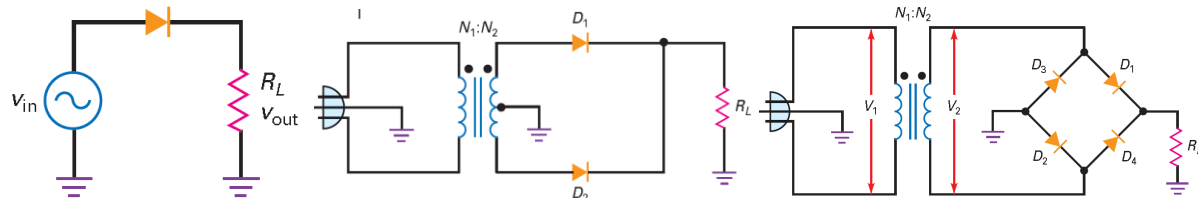
Ponte $\rightarrow \eta = 80,9\%$

Nos retificadores puros de onda completa a eficiência é a mesma, porém a diferença está no nível da tensão DC fornecida para a carga com o uso dos mesmos terminais do transformador.



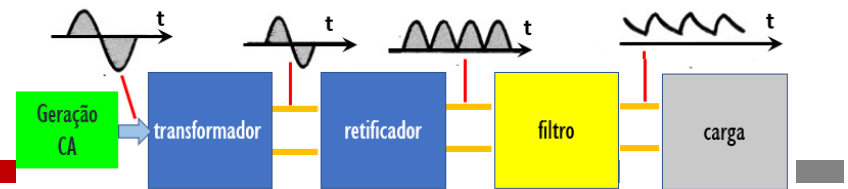
$\frac{1}{2}$ onda $\rightarrow \eta = 40,5\%$

Tabela retificadores sem a etapa de filtro e regulação



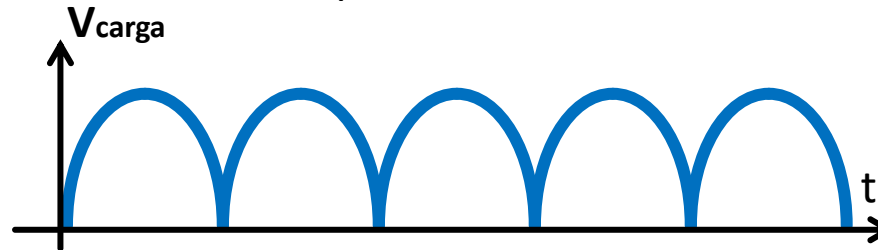
Parâmetro	Meia Onda	Onda Completa	
		Tape Central	Ponte
Número diodos	1	2	4
Frequência saída	1. ($Freq_{entrada}$)	2. ($Freq_{entrada}$)	2. ($Freq_{entrada}$)
Tensão média na carga- $V_{DC}=V_{CC}$ (V)	$\frac{(V_{max} - V_F)}{\pi}$	$\frac{2 \cdot (V_{max} - V_F)}{\pi}$	$\frac{2 \cdot (V_{max} - 2V_F)}{\pi}$
Tensão eficaz na carga- $V_{RMS}=V_{EF}$ (V)	$\frac{(V_{max} - V_F)}{2}$	$\frac{(V_{max} - V_F)}{\sqrt{2}}$	$\frac{(V_{max} - 2V_F)}{\sqrt{2}}$
Máxima tensão reversa-TPR=TPI=PIV (V)	$> V_{max}$	$> 2 \cdot V_{max}$	$> V_{max}$
Ripple-fator de ondulação (%)	≈ 120	≈ 120	≈ 120
Capacidade de potência aparente do transformador em relação à potência contínua na carga (VA)	$3,49 P_{DC}$ primário e secundário	$1,23 P_{DC}$ primário $1,75 P_{DC}$ secundário	$1,23 P_{DC}$ primário e secundário
Eficiência (%)	40,5	80,9	80,9

Função da etapa do filtro

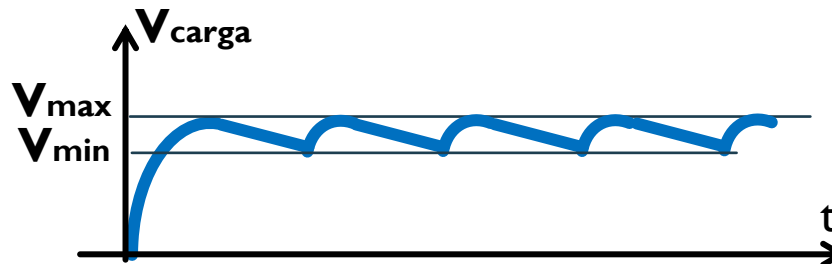


A tensão de saída de um retificador aplicada numa carga é unidirecional e pulsante, porém não é estável. Durante um ciclo completo na saída, a tensão na carga aumenta a partir de zero até um valor de pico e depois diminui de volta a zero.

Esse tipo de tensão CC (DC) não é o que a maioria dos circuitos eletrônica precisam.

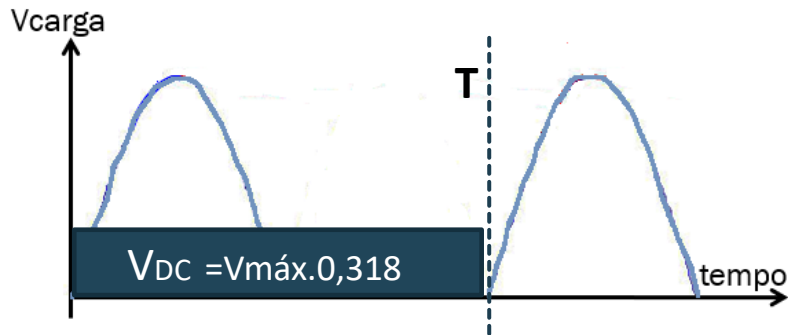


É necessário uma tensão estável ou constante, similar à produzida por uma bateria. Para a obtenção deste tipo de tensão retificada na carga utilizam-se filtros (indutor ou capacitor). Na construção de fontes de alimentação lineares, o uso do **capacitor em paralelo com a carga** é empregado pelas dimensões serem reduzidas em relação ao indutor para a faixa da frequência de operação.



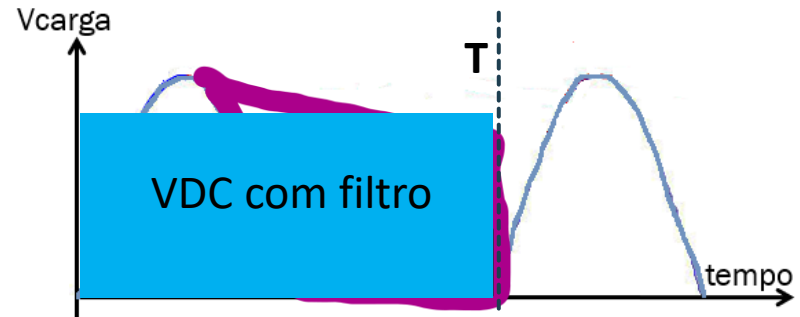
Função da etapa do filtro: aumento do nível da tensão DC

Sem filtro



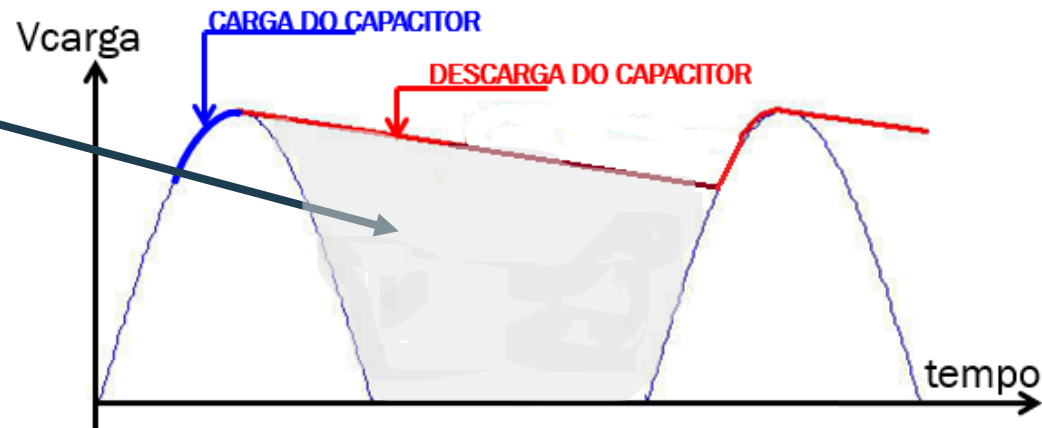
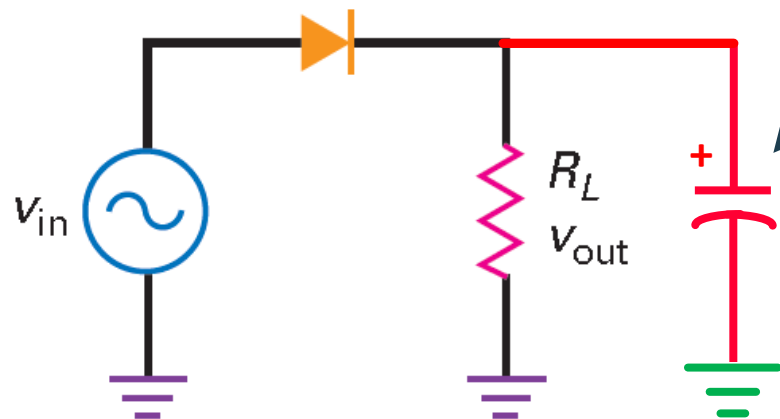
Eficiência do retificador $\frac{1}{2}$ onda
 $\eta = 0,405 = 40,5 \%$

Com filtro



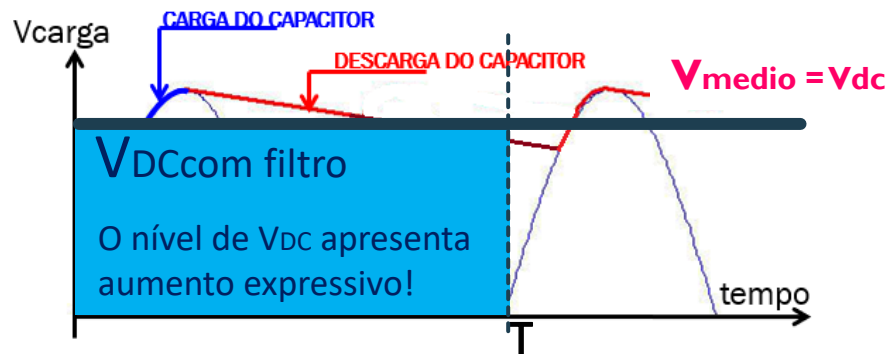
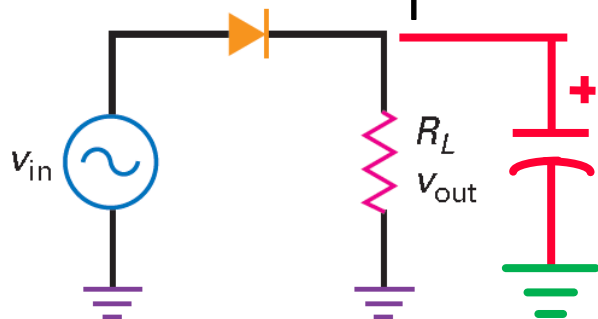
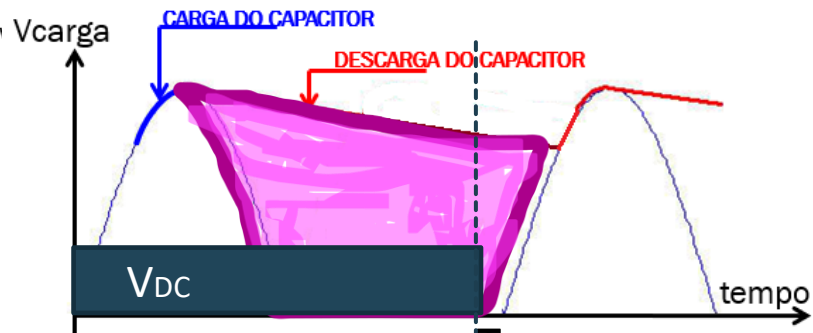
Aumento da tensão média ($V_{DC \text{ com filtro}}$) pelo preenchimento da área sem o semiciclo da tensão.

Este efeito é obtido pela inclusão de um capacitor em paralelo com a estrutura retificadora.

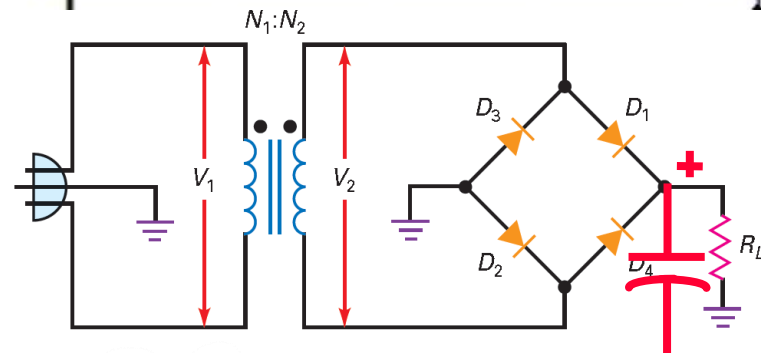
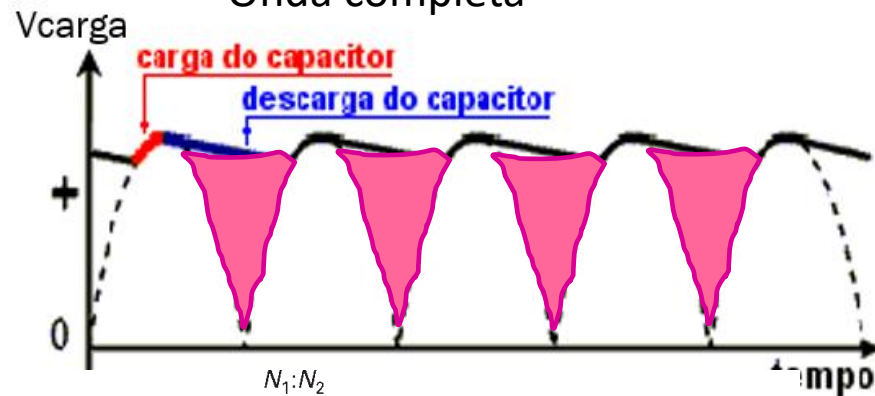


Função da etapa do filtro

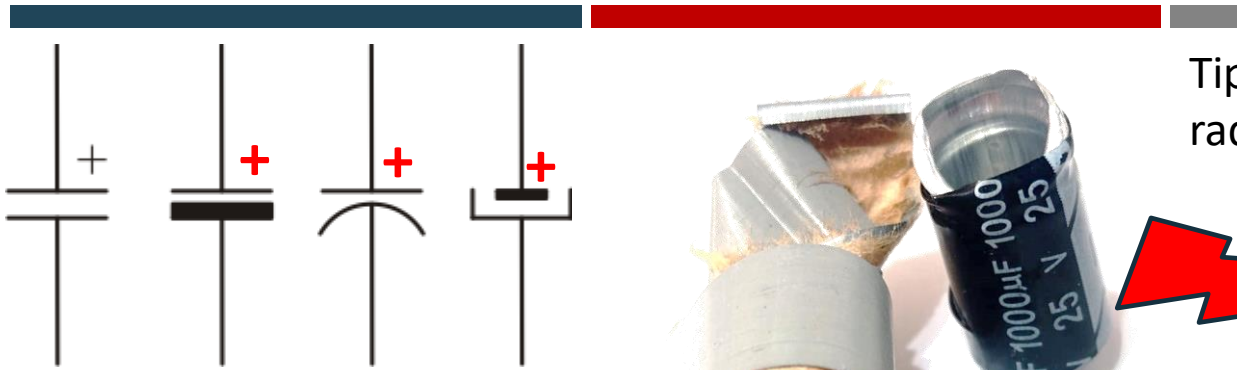
½ onda



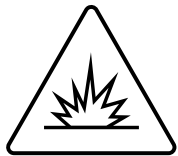
Onda completa



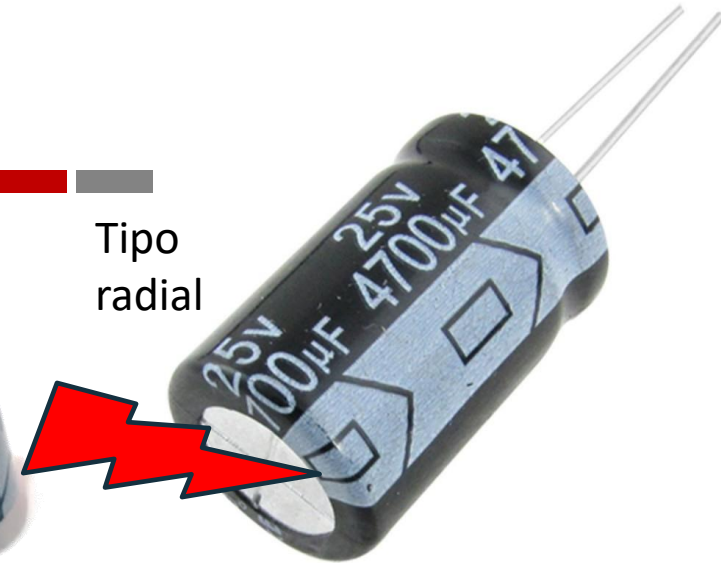
Capacitor eletrolítico



ATENÇÃO AO CONECTAR O CAPACITOR ELETROLÍTICO – a inversão na ligação dos terminais causa reação química → geração de gases → estufa → explosão



Tipo radial



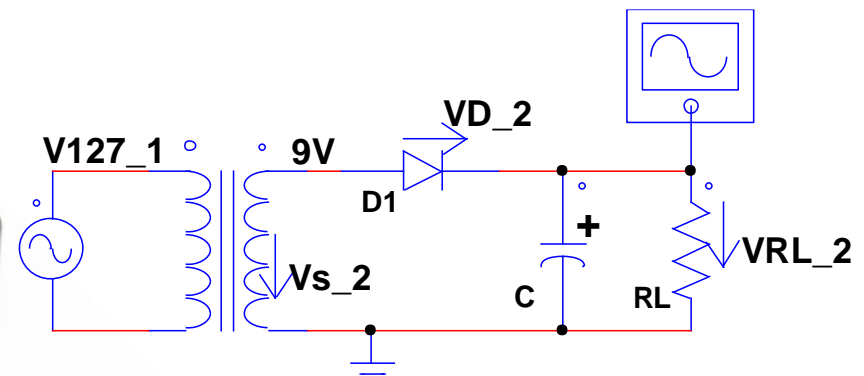
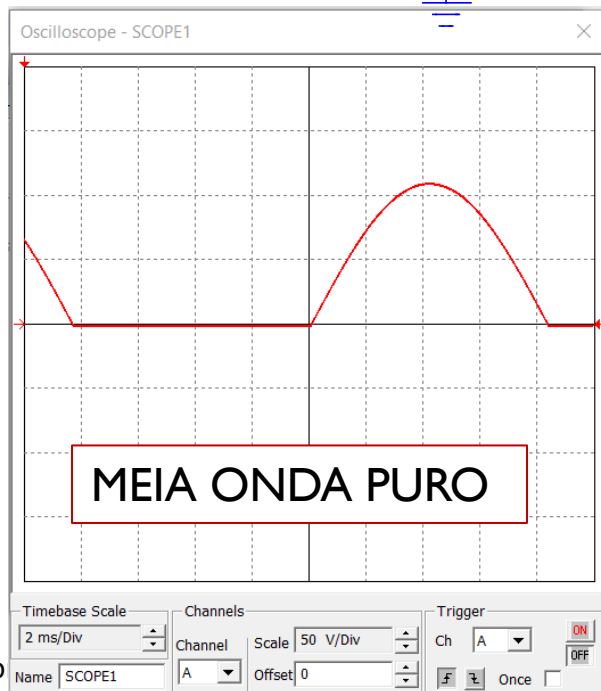
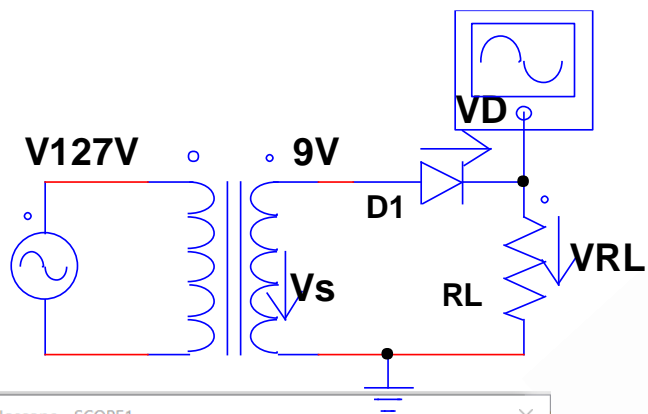
Tipo axial



- ⚡ Encontrados em elevadas capacitâncias
- ⚡ Reação química → capacitância varia com o tempo
- ⚡ Medida da capacitância com MD apresenta variação com o valor comercial
- ⚡ Tensão entre placas deve ser compatível com a do circuito. Tensões inferiores ao do circuito irão causar fuga e se muito acima da nominal irá causar a redução da vida útil.

Presença do filtro no circuito retificador

Proporciona uma redução na variação da tensão média na carga;
Aumenta o nível médio da tensão na carga.



Forma de onda após o filtro capacitivo: tensão de ondulação & ripple

Tensão de ondulação (Vr) ou tensão de ripple: desvio da tensão na carga a partir do seu valor médio.

Indica o grau de pureza de uma CC.

No caso de uma CC pura, o *ripple* é zero.



$$r = \frac{\text{tensão ripple(rms)}}{\text{tensão dc}} 100\%$$

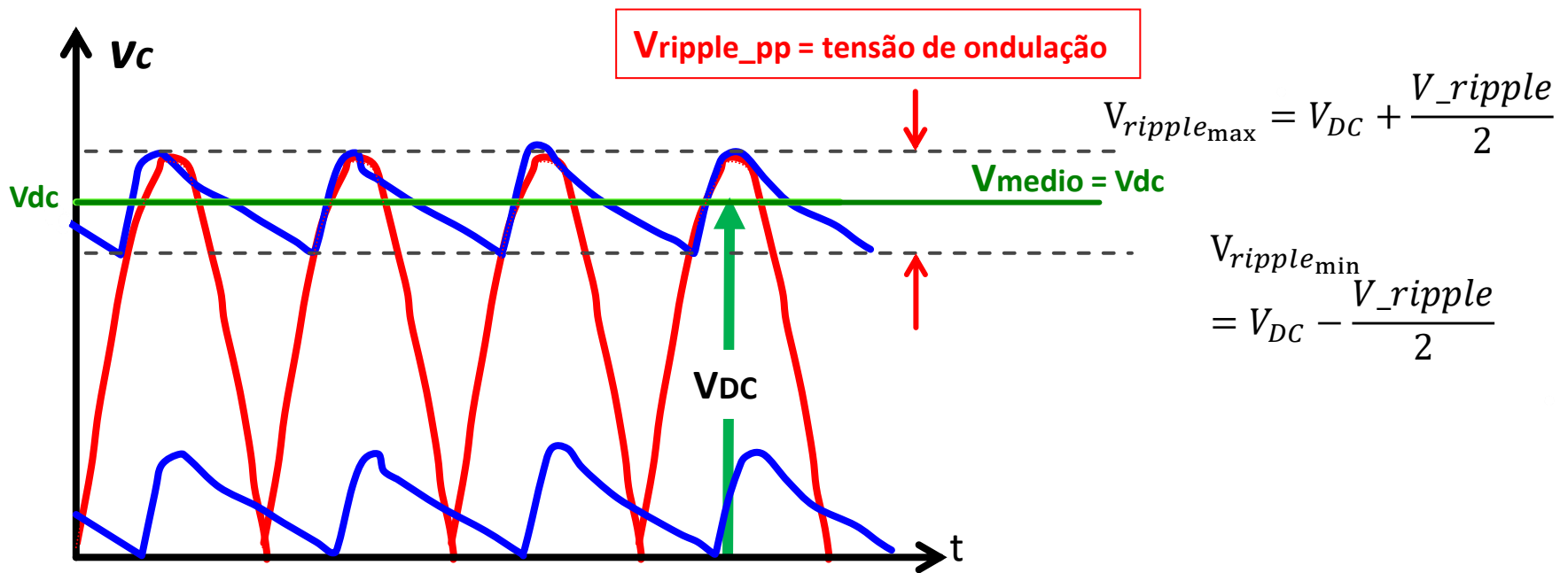
$$r(\%) = \frac{V_{rms}}{V_{dc}} 100\%$$

Onde:

Vr (rms) = valor eficaz da tensão de ondulação (V)

Vdc= valor médio da tensão (V)

Forma de onda após o filtro capacitivo: tensão de ondulação & ripple



$$r = \frac{V_{r_{rms}}}{V_{dc}}$$

Onde:

$V_{r_{rms}}$ = valor eficaz da tensão de ondulação (V)

V_{dc} = valor médio da tensão (V)

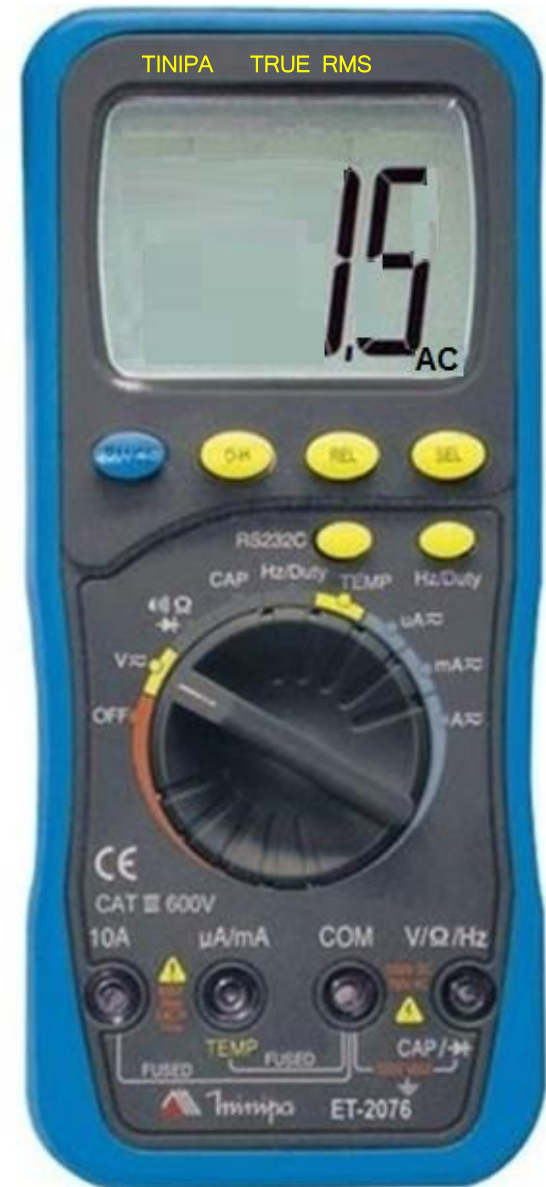
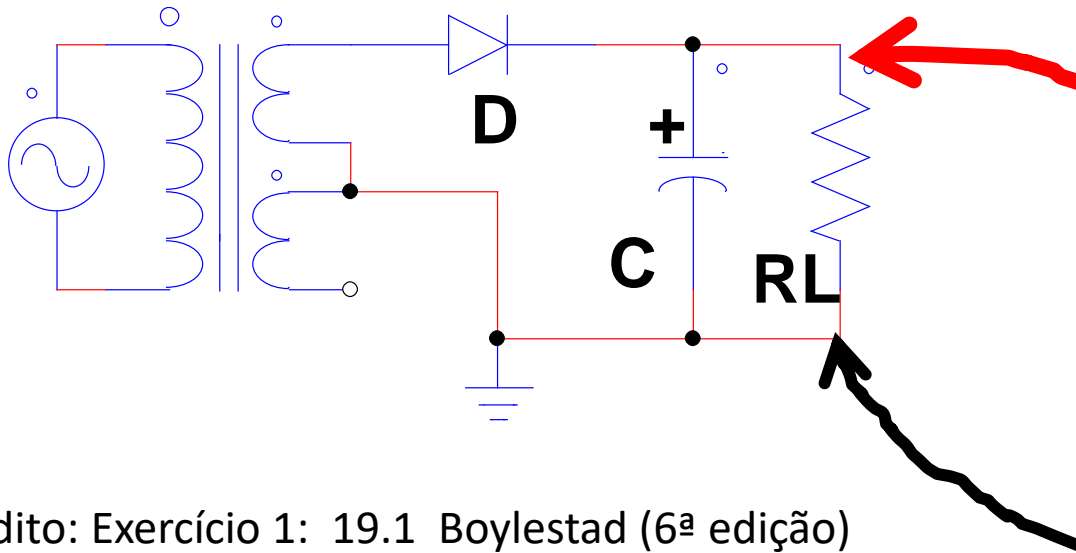
Como medir o ripple com MD true rms

Utilizando um MD true rms DC e AC para medir o sinal de saída de um filtro, obtemos as leituras de 25 V_{DC} e 1,5 V_{rms}. Calcule o (fator de) ripple da tensão de saída.

$$r(\%) = \frac{V_{rms}}{V_{dc}} 100$$

$$V_{rms} = 1,5V \quad V_{dc} = 25V$$

$$r(\%) = \frac{1,5}{25} 100 = 6\%$$



Crédito: Exercício 1: 19.1 Boylestad (6ª edição)

Fonte de alimentação

Cálculo aproximado do capacitor

Para realizar este cálculo, iremos adotar o livro: David, MALVINO, Albert; B. *Eletrônica - V1*. Grupo A, 2016.

Para acessar é necessário fazer login em

<https://webapp.utfpr.edu.br/bibservices/minhaBiblioteca>

Localizar o livro do Malvino neste link: <https://integrada.minhabiblioteca.com.br/#/books/9788580555776>

O assunto está no capítulo 4 p. 105:

<https://integrada.minhabiblioteca.com.br/#/books/9788580555776/cfi/120!/4/2@100:0.00>

$$V_{Rpp} = \frac{I_{CC}}{fC}$$

Regra prática
Adota-se como sendo aceitável o ripple de 10 %.

É ÚTIL SABER

Podemos usar outra fórmula mais precisa para determinar a ondulação de saída de qualquer filtro de entrada com capacitor. Ou seja:
 $V_R = V_{p(out)} (1 - e^{-t/R_L C})$
onde t representa o período de descarga do capacitor de filtro C . Para um retificador de meia onda, t pode ser aproximadamente 16,67 ms, ao passo que para um retificador de onda completa, t vale 8,33 ms.

Fórmula da ondulação

Aqui está uma fórmula derivada que utilizaremos para estimar o valor de pico a pico da ondulação de qualquer filtro de entrada com capacitor:

$$V_R = \frac{I}{fC} \quad (4-10)$$

onde V_R = ondulação de pico a pico
 I = corrente CC na carga
 f = frequência da ondulação
 C = capacitância

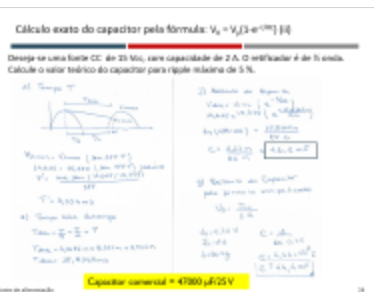
Essa fórmula é uma aproximação, não é uma fórmula derivada exata. Podemos usá-la para estimar o valor de pico a pico da ondulação. Quando for necessária precisão maior, uma solução é usar um computador com um programa de simulação como o MultiSim.

Por exemplo, se a corrente CC na carga for de 10 mA e a capacitância for de 200 μ F, a tensão de ondulação com o retificador de onda completa e um filtro de entrada com capacitor será:

$$V_R = \frac{10 \text{ mA}}{(120 \text{ Hz})(200 \mu\text{F})} = 0,417 \text{ V pp}$$

Ao usar esta fórmula derivada, lembre-se de dois detalhes. Primeiro, a ondulação é um valor de tensão de pico a pico. Ela é útil porque normalmente medimos a tensão de ondulação com um osciloscópio. Segundo, a fórmula funciona com retificador de meia onda ou retificador de onda completa. Use 60 Hz para o retificador de meia onda e 120 Hz para o retificador de onda completa.

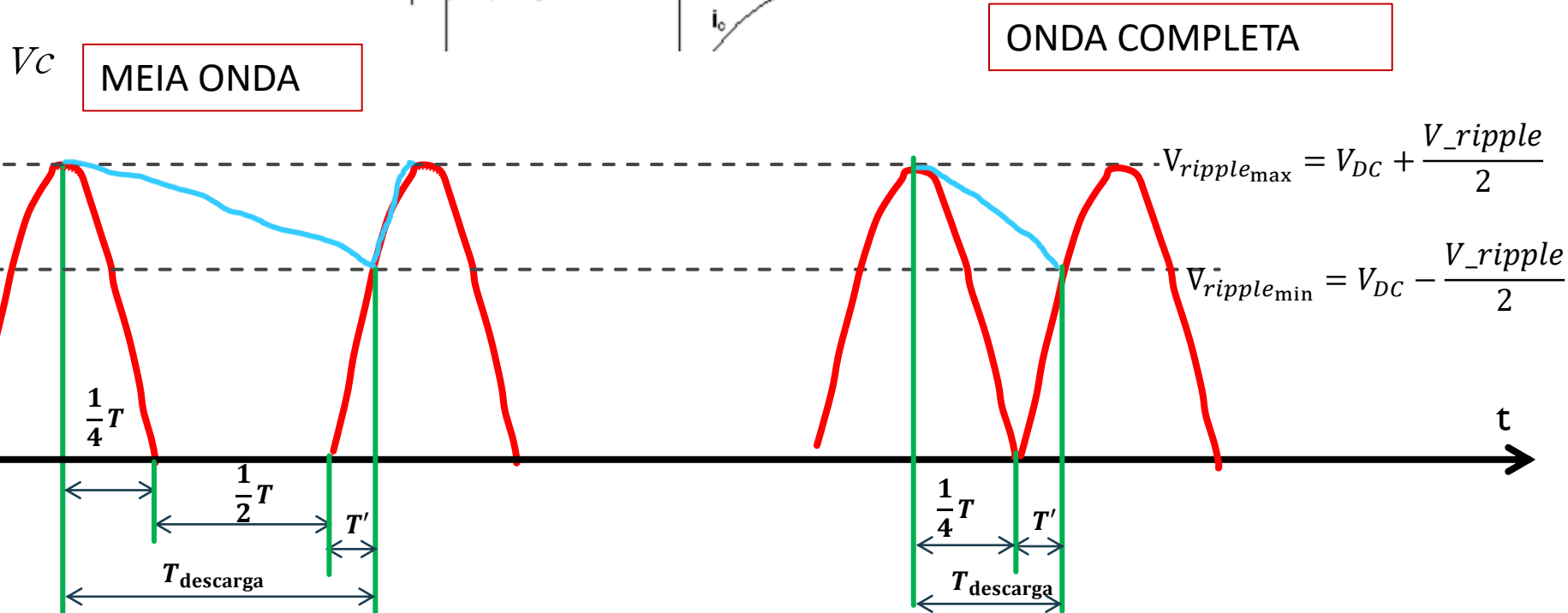
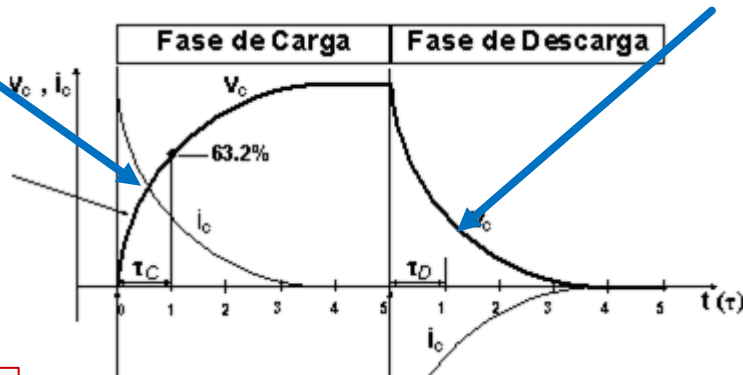
Você deveria usar um osciloscópio para medir a ondulação, se tiver um disponível. Do contrário, utilize um voltímetro CA, embora existirá um erro significativo na indicação da medida. Muitos voltímetros CA são fabricados para indicar valores rms de uma onda senoidal. Como a ondulação não é uma onda senoidal,



Fonte de alimentação

Cálculo exato do capacitor pela fórmula: $V_R = V_p(1 - e^{-t/RC})$ (i)

Carga capacitor $\rightarrow V_c = V_{final}(1 - e^{-t/RC})$ Descarga capacitor $\rightarrow V_c = V_{inic}(e^{-t/RC})$

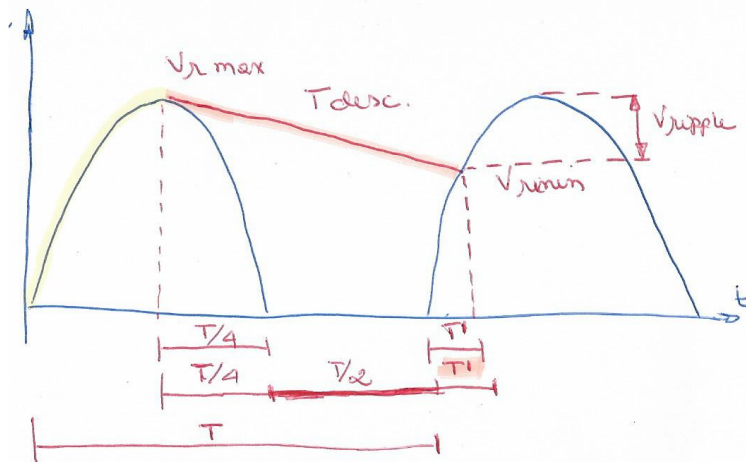


Cálculo exato do capacitor pela fórmula: $V_R = V_p(1 - e^{-t/RC})$ (i)

Deseja-se uma fonte CC de 15 Vcc, com capacidade de 2 A. O retificador é de ½ onda. Calcule o valor teórico do capacitor para ripple máximo de 5 %.

Carga capacitor $\rightarrow V_c = V_{final}(1 - e^{-t/RC})$ Descarga capacitor $\rightarrow V_c = V_{inicial}(e^{-t/RC})$

Análise da carga e descarga
Retificador Meia Onda



Para o tempo total de descarga (T_{desc}) ser calculado é necessário obter o valor de T' . T' é calculado pela equação da tensão de:

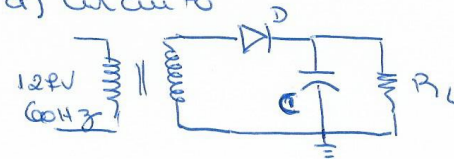
$$V_{Rmax} = V_{max} \text{ em } (wt)$$

$$V_{Rmin} = V_{Rmax} \text{ em } (wt')$$

$\omega = 2\pi f$

Dados: $V_{cc} = 15V$, $I_{cc} = 2A$
RMO com Ripple máximo de 5%.
Determinar o capacitor.

a) Circuito



b) Carga em Ω

$$R_L = \frac{V_{cc}}{I_{cc}} = \frac{15}{2} = 7,5 \Omega$$

c) Valor mínimo e máximo V_{ripple}

$$V_{Rmax} = V_{cc} + \frac{V_{ripple}}{2}$$

$$V_{Rmin} = V_{cc} - \frac{V_{ripple}}{2}$$

$$V_{ripple} = 5\% \text{ de } V_{cc} = (15)(0,05)$$

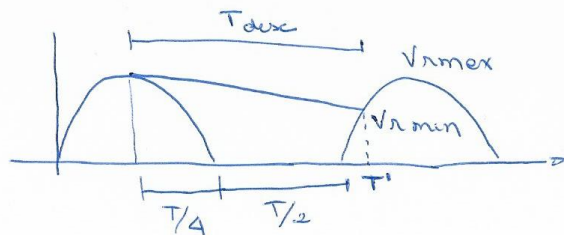
$$V_{Rmax} = 15 + 0,75/2 = 15,375V$$

$$V_{Rmin} = 15 - 0,75/2 = 14,625V$$

Cálculo exato do capacitor pela fórmula: $V_R = V_p(1-e^{-t/RC})$ (ii)

Deseja-se uma fonte CC de 15 Vcc, com capacidade de 2 A. O retificador é de ½ onda. Calcule o valor teórico do capacitor para ripple máximo de 5 %.

d) Tempo T'



$$V_{Rmin} = V_{Rmax} (\text{sen } 3\pi T')$$

$$14,625 = 15,375 (\text{sen } 3\pi T') \text{ radianos}$$

$$T' = \frac{\arcsen(14,625/15,375)}{3\pi}$$

$$T' = 3,334 \text{ ms}$$

e) Tempo total discharge

$$T_{desc} = \frac{T}{4} + \frac{T}{2} + T'$$

$$T_{desc} = 4,1665 \text{ ms} + 8,335 \text{ ms} + 3,334 \text{ ms}$$

$$T_{desc} = 15,8365 \text{ ms}$$

f) Cálculo do Capacitor

$$V_{desc} = V_{max} (e^{-t/RC})$$

$$14,625 = 15,375 (e^{-\frac{15,8365 \text{ ms}}{RC}})$$

$$\ln(0,95122) = \frac{15,8365 \text{ ms}}{RC}$$

$$C = \frac{2,11 \text{ ms}}{50 \text{ ms}} = 42,2 \text{ mF}$$

g) Cálculo do Capacitor pela fórmula simplificada

$$V_R = \frac{I_{cc}}{f \cdot C}$$

$$V_R = 0,75 \text{ V}$$

$$I_{cc} = 2 \text{ A}$$

$$f = 60 \text{ Hz}$$

$$C = \frac{2}{60 \cdot 0,75}$$

$$C = 4,44 \times 10^{-2} \text{ F}$$

$$C \approx 44,4 \text{ mF}$$

Capacitor comercial = 47000 $\mu\text{F}/25 \text{ V}$

Exemplo 2) cálculo do capacitor do filtro

Exercício proposto

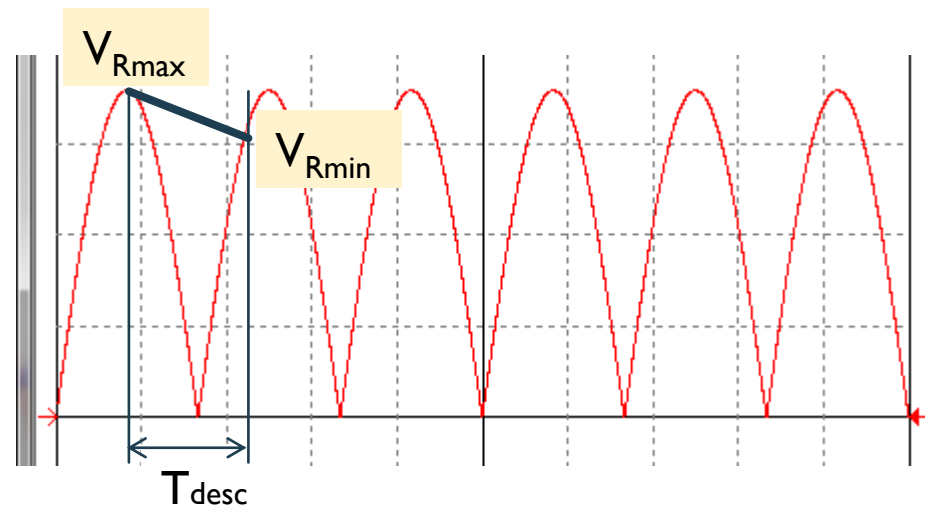
Deseja-se uma fonte CC de 50 Vcc, com capacidade de 5 A. O retificador é de onda completa. Calcule o valor exato e aproximado do capacitor para ripple máximo de 2 %.

Aproximado

$$V_{Rpp} = \frac{I_{CC}}{fC}$$

Exato

$$V_R = V_p(1 - e^{-t/RC})$$



Respostas:

$$V_{Rmin} = 49,5 \text{ V} \quad V_{Rmax} = 50,5 \text{ V}$$

$$T' = 3,64 \text{ ms}$$

$T_{desc} = 7,81 \text{ ms} \rightarrow$ considerar que o retificador de onda completa o período diminui, então o tempo de descarga é a soma de $T/2 + T'$

$$C_{exato} = 39 \text{ mF}$$

$$C_{aproximado} = 41,6 \text{ mF}$$

$$C_{comercial} = 47000 \text{ } \mu\text{F} / 63 \text{ V}$$

Corrente *de pico* no diodo com a etapa do filtro

Somente durante a carga no capacitor, é que ocorre a passagem da corrente no diodo. Essa condução ocorre em um intervalo de tempo muito pequeno, com elevada intensidade.

Desta forma, ao especificar o diodo para operar em circuitos retificadores com a etapa de filtro, deve-se considerar esse parâmetro.

Corrente de pico no diodo

$$I_{pico_diodo} = \frac{T}{T_1} I_{dc}$$

Onde:

I_{dc} = corrente média drenada do filtro.

I_{pico} = corrente de pico através do(s) diodo(s) de condução.

T_1 = tempo de condução do(s) diodo(s).

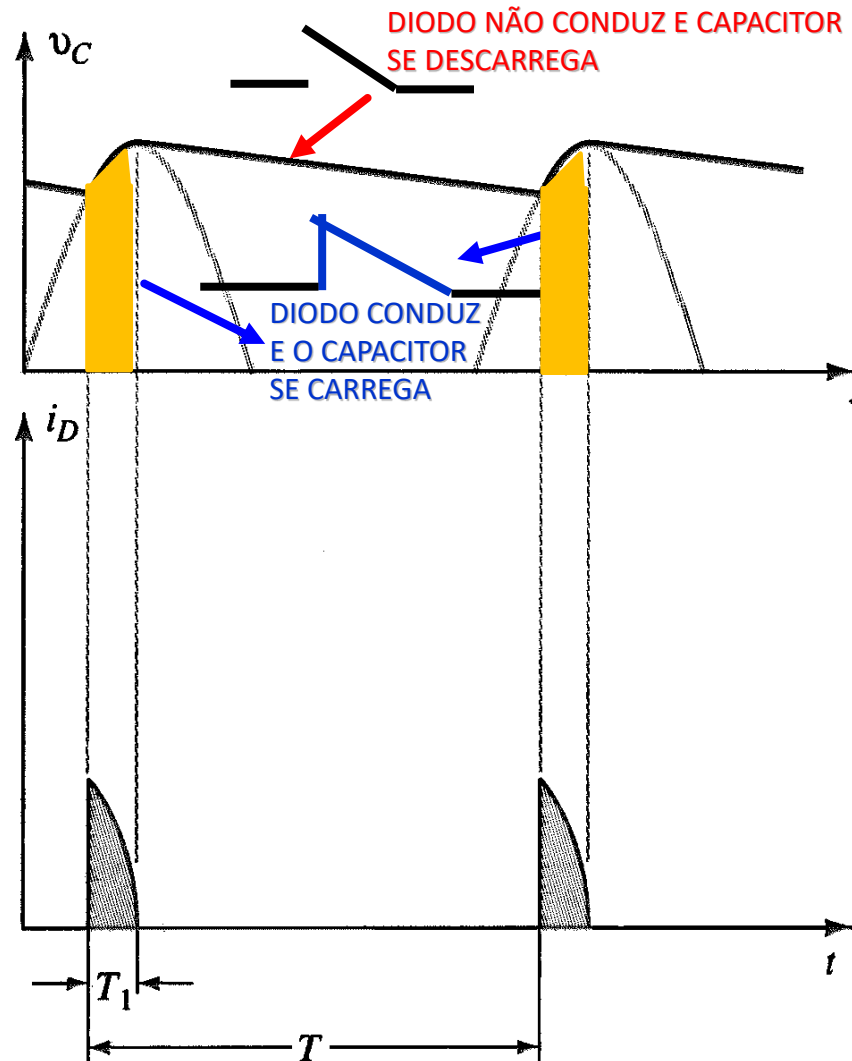
$T = 1/f$

f = frequência da fonte AC.

Quanto maior for o capacitor de filtro, maior é o nível da tensão 'DC', menor o ripple, porém maior é a corrente de pico no(s) diodo(s).

Corrente *de pico* no diodo com a etapa do filtro

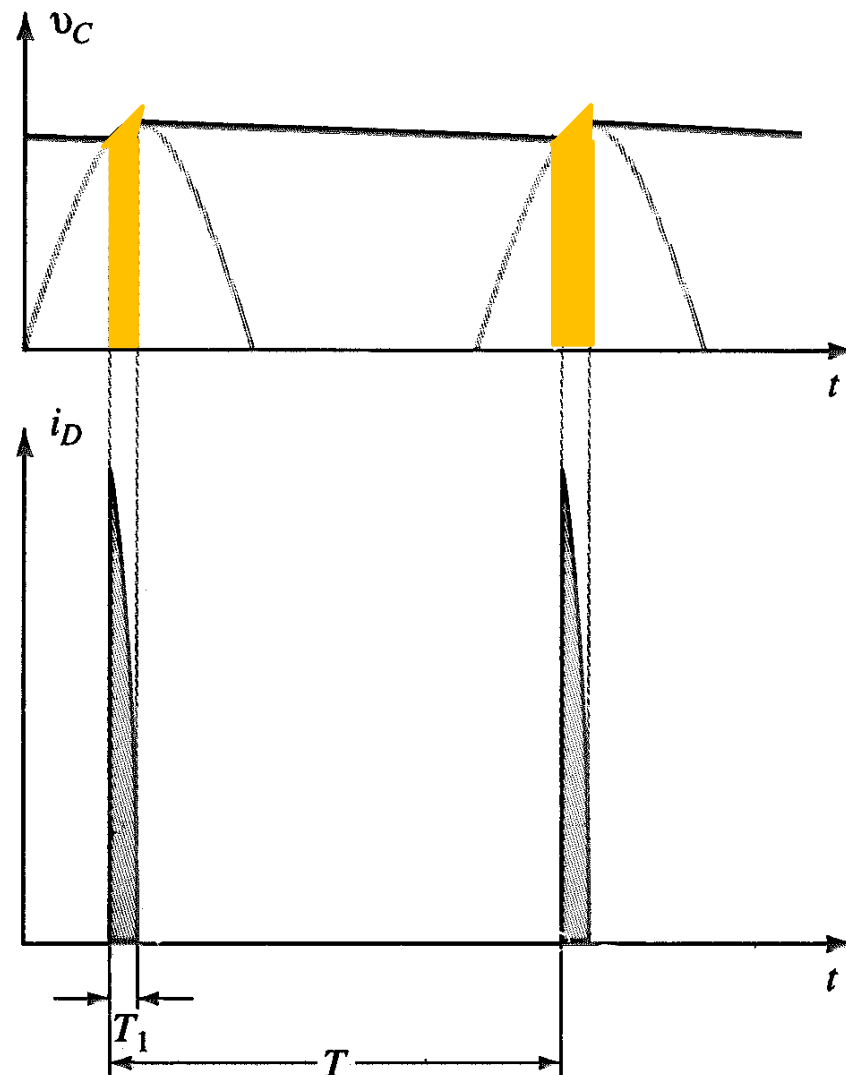
a) Capacitor do filtro com baixa capacitância



Corrente no diodo para um baixo valor de capacitância

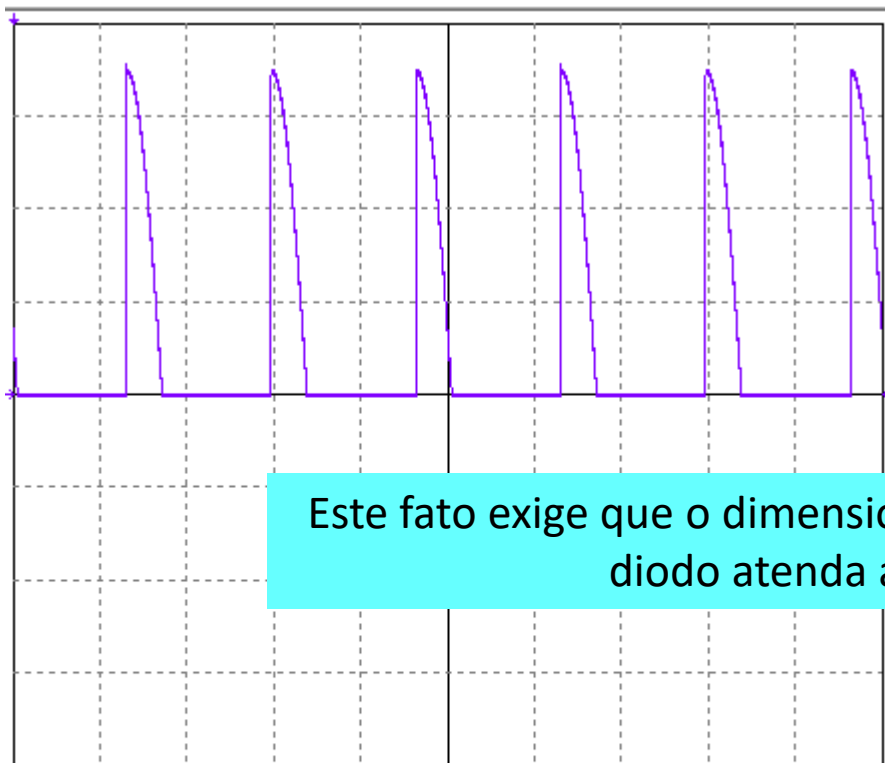
Fonte de alimentação

b) Capacitor do filtro com elevada capacitância

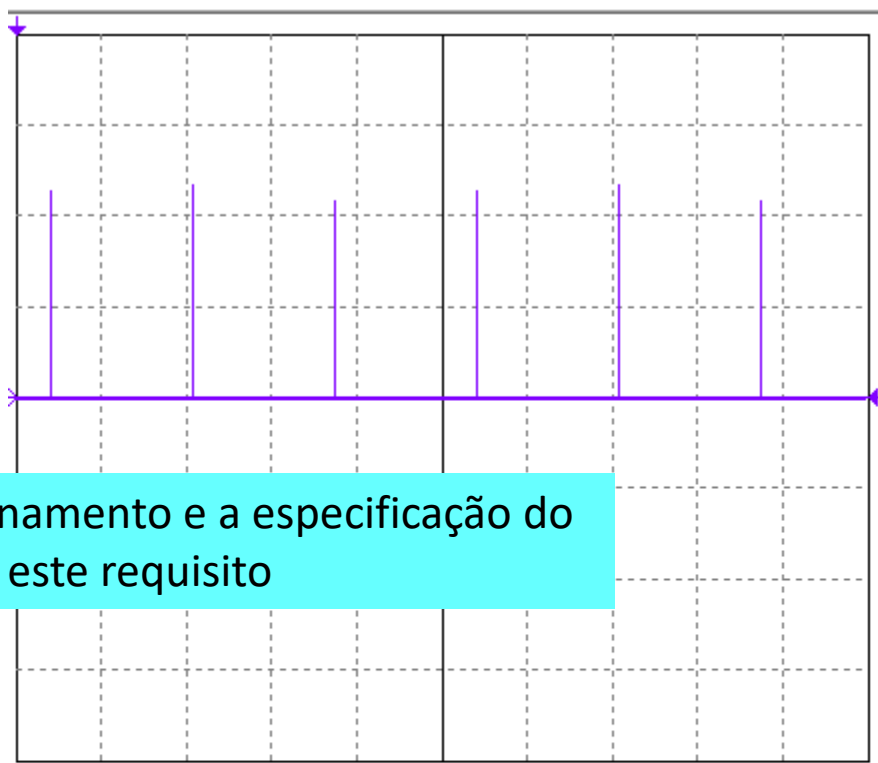


Forma de onda CORRENTE DIODO COM FILTRO.

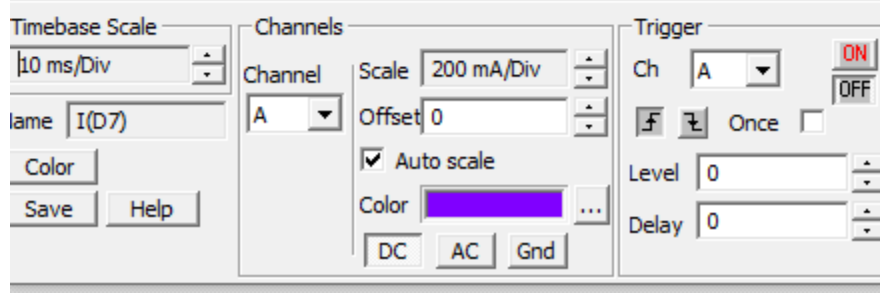
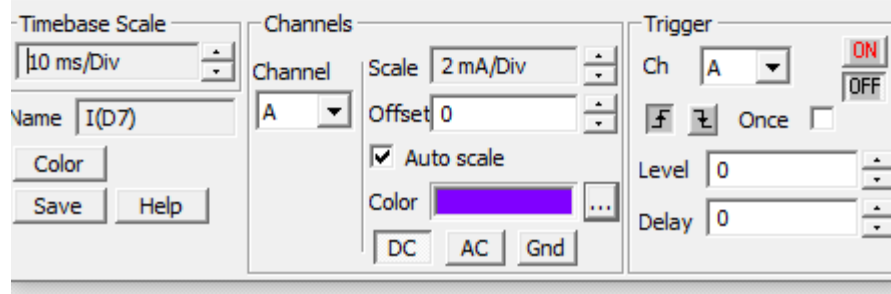
Corrente diodo C = 1 μ F



Corrente diodo C = 1000 μ F



Este fato exige que o dimensionamento e a especificação do diodo atenda a este requisito



Corrente de pico diodo família 1N5400 & parâmetro no datasheet

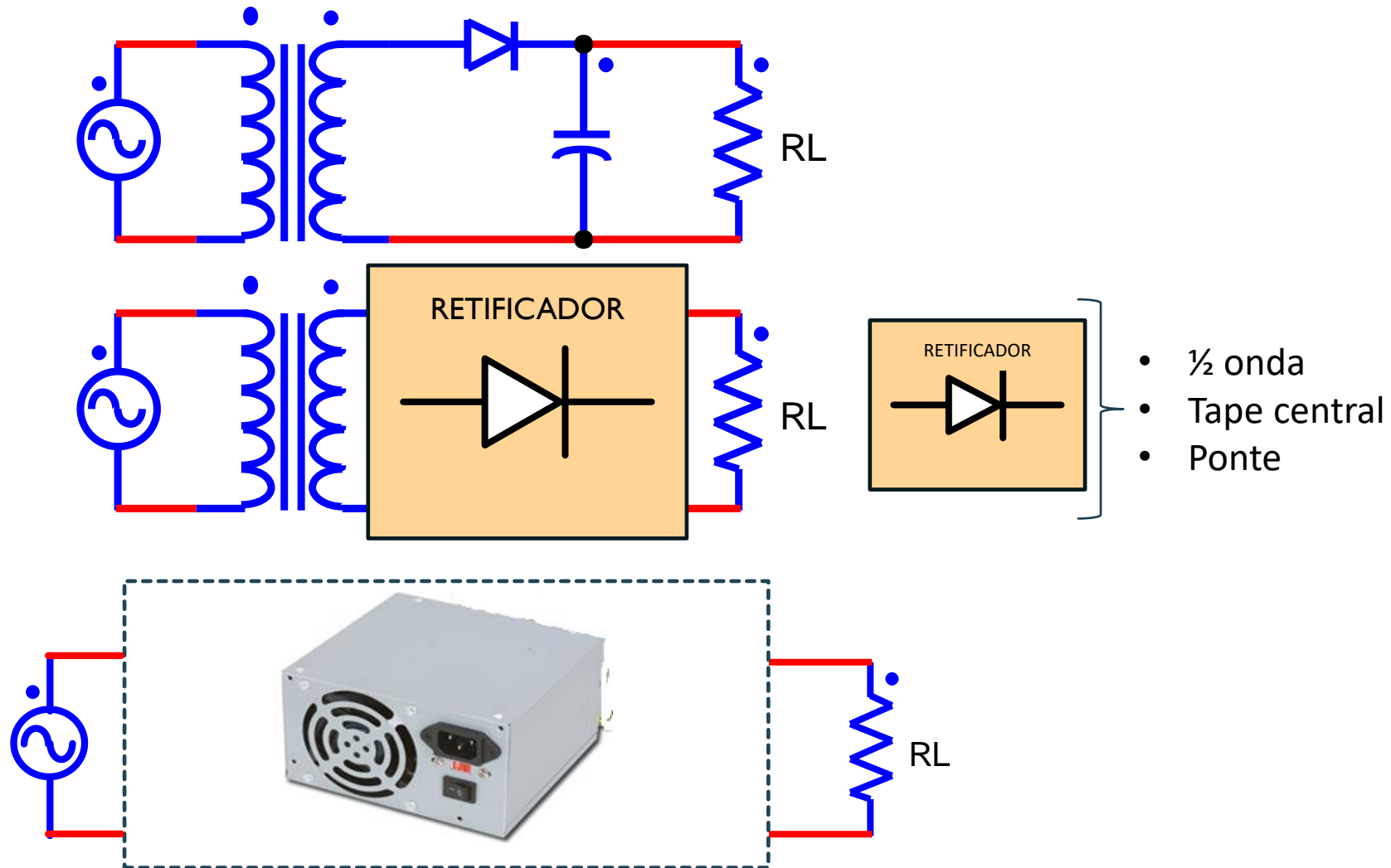
MAXIMUM RATINGS ($T_A = 25\text{ °C}$ unless otherwise noted)											
PARAMETER	SYMBOL	1N5400	1N5401	1N5402	1N5403	1N5404	1N5405	1N5406	1N5407	1N5408	UNIT
Maximum repetitive peak reverse voltage	V_{RRM}	50	100	200	300	400	500	600	800	1000	V
Maximum RMS voltage	V_{RMS}	35	70	140	210	280	350	420	560	700	V
Maximum DC blocking voltage	V_{DC}	50	100	200	300	400	500	600	800	1000	V
Maximum average forward rectified current 0.5" (12.5 mm) lead length at $T_L = 105\text{ °C}$	$I_{F(AV)}$	3.0									A
Peak forward surge current 8.3 ms single half sine-wave superimposed on rated load	I_{FSM}	200									A
Maximum full load reverse current, full cycle average 0.5" (12.5 mm) lead length at $T_L = 105\text{ °C}$	$I_{R(AV)}$	500									μA
Operating junction and storage temperature range	T_J, T_{STG}	- 50 to + 150									$^{\circ}C$

<https://www.vishay.com/docs/88867/anfundamental.pdf>

I_{FSM} Peak forward surge current, with a specified current waveform (normally 10 ms/50 Hz half sine wave, sometimes 8.3 ms/60 Hz half sine wave)

Pico de corrente de surto de avanço, com uma forma de onda de corrente especificada (normalmente 10 ms/50 Hz meia onda senoidal, às vezes 8,3 ms/60 Hz meia onda senoidal)

Composição de uma fonte de alimentação sem estabilização,

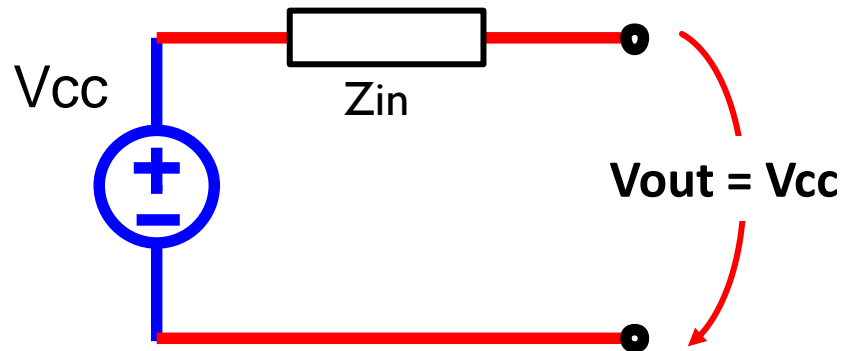


Estrutura retificadora **sem** carga x **com** carga

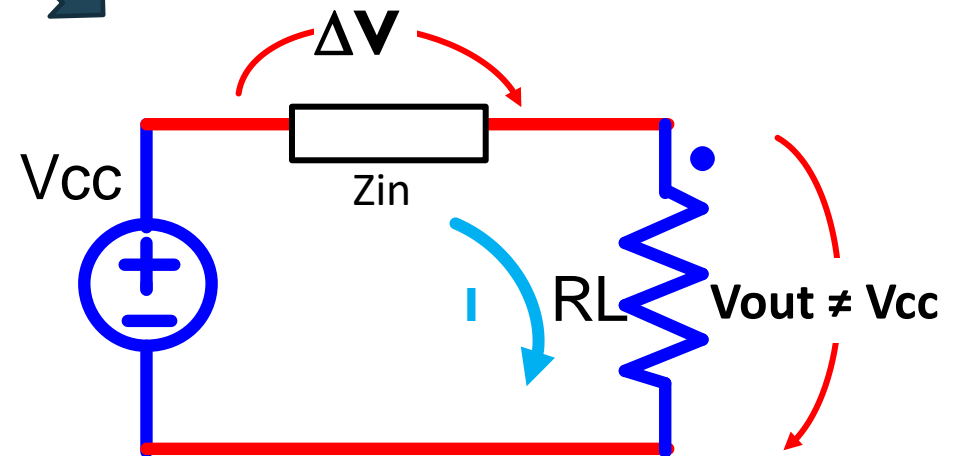


SEM CARGA

COM CARGA → RL



Não há corrente circulando! Portanto não há queda de tensão na Z_{in} .
Então $V_{cc} = V_{out}$.



$$V_{out} = V_{RL} = V_{cc} - \Delta V$$
$$V_{out} = V_{RL} = V_{cc} - I \cdot Z_{in}$$

$$Regulação(\%) = \frac{\text{tensão sem carga} - \text{tensão plena carga}}{\text{tensão plena carga}} \cdot 100$$

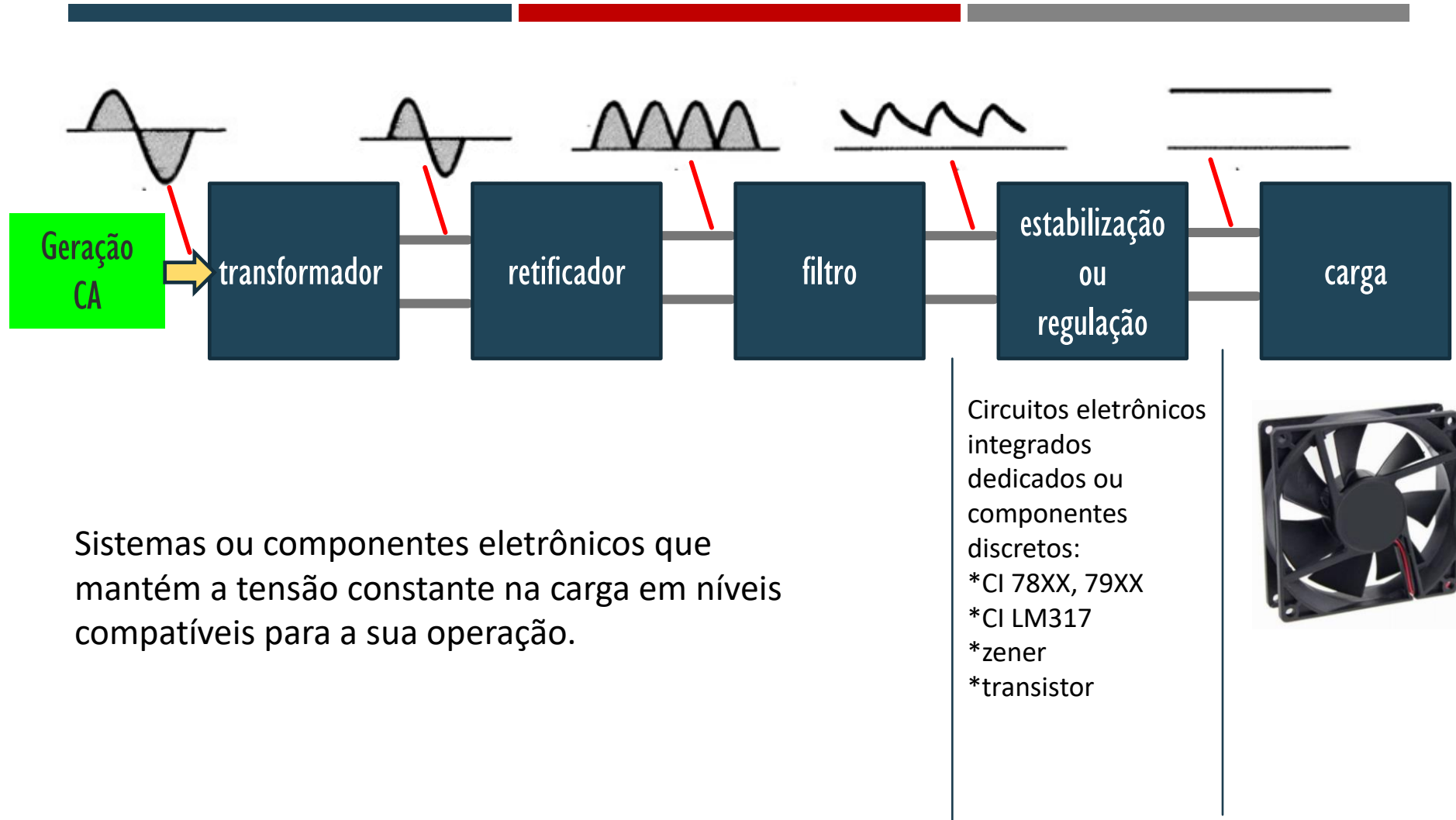
Fonte de alimentação sem estabilização

A fonte fixa de 15 V, TBY proposta é viável para alimentar o cooler de 5 V/2 W?



Resposta: não.
Os níveis de tensão são incompatíveis.

Etapa da estabilização ou regulação



Fatores que influenciam no nível da tensão de saída de uma fonte de alimentação

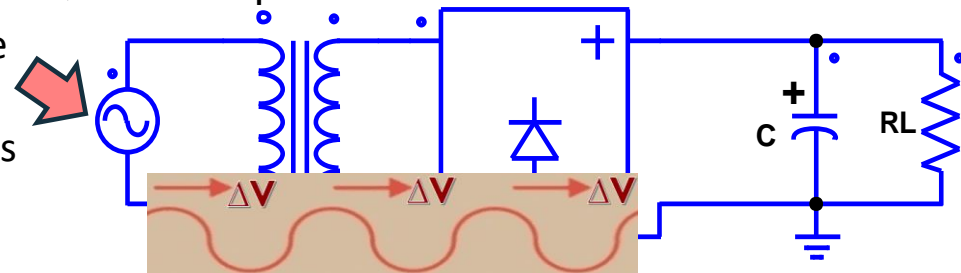
a) Variação de carga: a tensão V_{out} apresenta um valor máximo quando a saída está em aberto ($I_L=0$). Quando a saída é carregada, a medida em que I_L aumenta há uma queda proporcional de V_{out} .

Independentemente da carga que a fonte alimente (cooler, Arduino, Raspberry) a necessidade de manter a saída no valor de projeto.

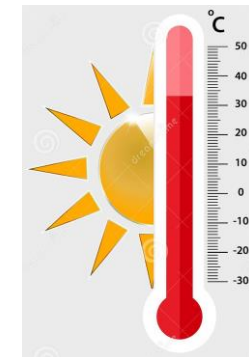
Créditos: <https://www.tecnoferramentas.com.br/fonte-de-alimentacao-dc-do-modo-de-alternancia-de-600-v-120-v-extech-382275-500031/p>



b) Variação de linha: na grande maioria das aplicações, a fonte CC é alimentada por uma fonte CA através de uma ponte retificadora e um filtro. A tensão de linha, fornecida pela concessionária de energia elétrica varia em torno de 10 % de seu valor eficaz, em função da demanda. Consequentemente, a tensão CC de saída variará nas mesmas proporções.



c) Variação da temperatura: mudanças de temperatura provocam alterações físicas nos componentes eletroeletrônicos, principalmente nos semicondutores, alterando seu comportamento e acarretando em variações do comportamento das fontes.

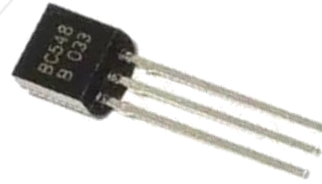


Tipos de Regulação ou Estabilização

COMPONENTES DISCRETOS: o diodo zener é o componente que frequentemente é empregado. Pode ser associado com transistores.



ZENER

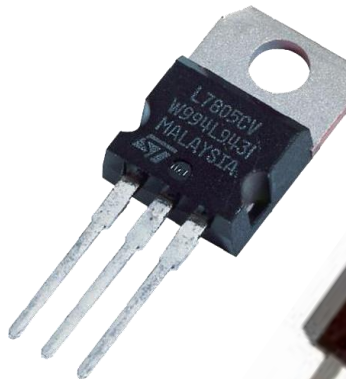


TRANSISTOR

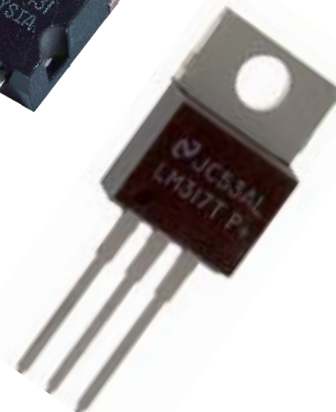
CIRCUITOS INTEGRADOS REGULADORES: os componentes são internos e são embutidos em um encapsulamento em que se tem acesso aos terminais que possuem finalidade específica.

São limitados pela corrente, que normalmente é de 1- 1,5 A.

SAÍDA FIXA: 78 XX , 79 XX

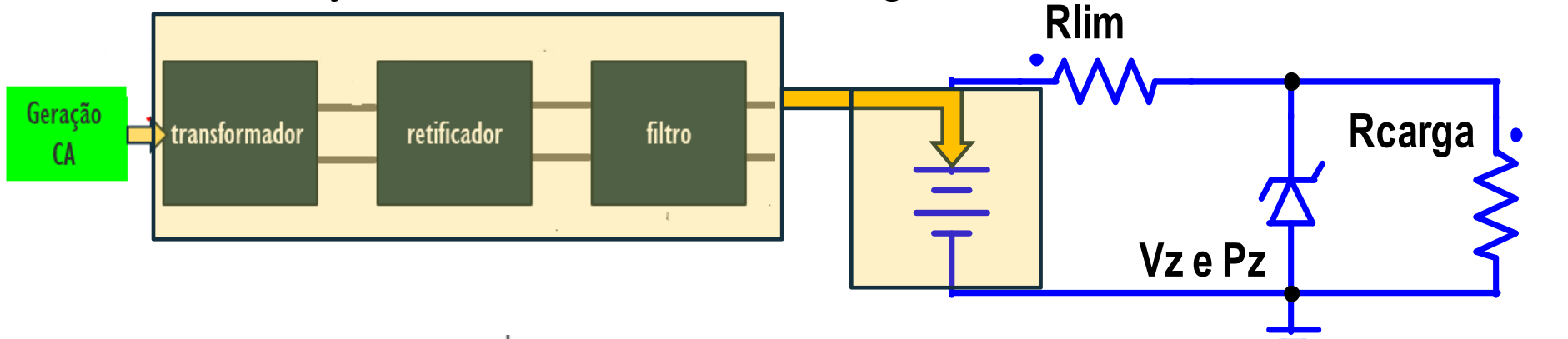


SAÍDA variável: LM 317, LM 337



Regulação a Zener (discreta)

1-Diodo Zener: diodo reversamente polarizado em conjunto com um resistor série para absorver as diferenças de tensão entre a fonte e a carga.

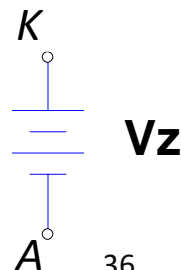
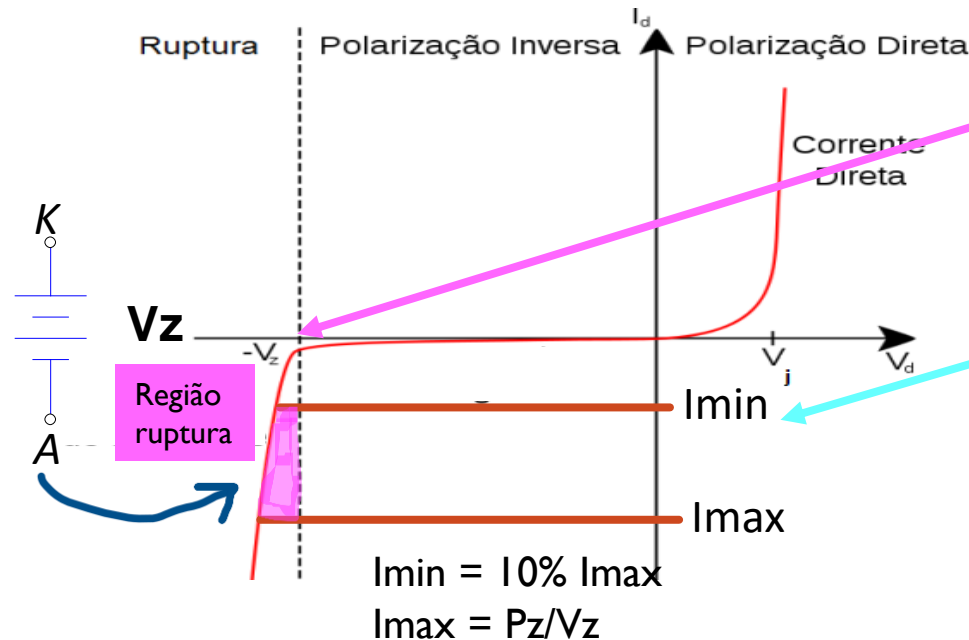


Zener reversamente polarizado submetido a tensão de operação (V_{AK}) superior a tensão de zener (V_z). $V_{AK} > V_z$

+

Corrente mínima de operação circular pelo zener.

Funciona como uma fonte de tensão de módulo V_z .

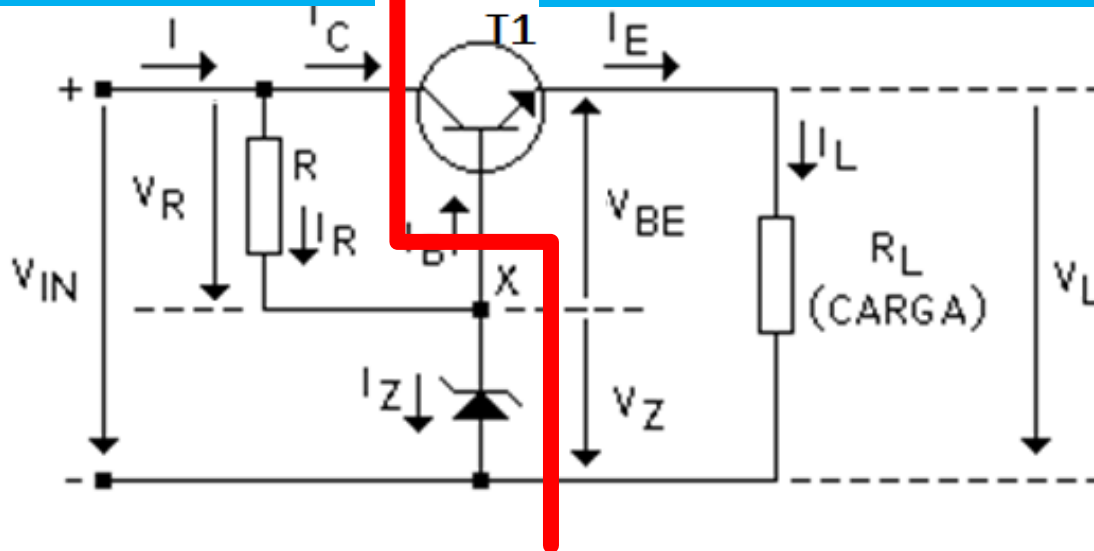


Regulação a transistor de junção bipolar (TBJ) em série (discreta)

Regulador com transistor série: O zener tende MANTER A REGULAÇÃO da tensão, enquanto que o transistor T1 controla a corrente suprida à carga. A tensão na saída é a tensão regulada do zener menos a queda de tensão na base-emissor (V_{BE}) do T1.

CIRCUITO PRÉ REGULADOR

CIRCUITO REGULADOR



Funcionamento básico:

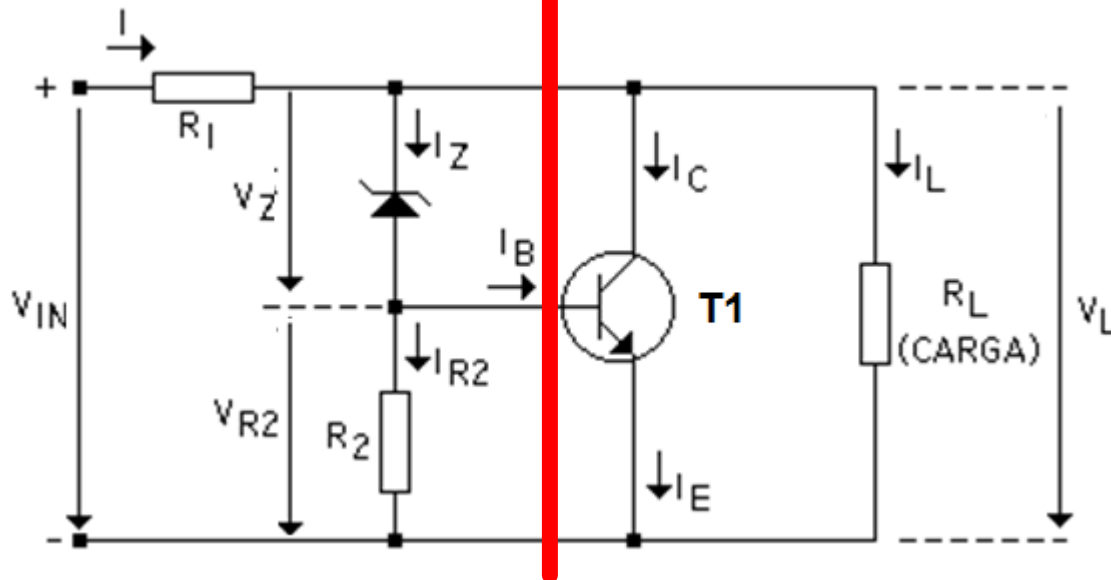
- 1) Se a tensão de saída V_L diminui, a tensão base-emissor (V_{BE}) aumenta, fazendo com que o transistor conduza mais e, dessa forma aumenta a tensão de saída. ($V_L = V_Z - V_{BE}$)
- 2) Se a tensão de saída aumenta, a tensão base-emissor (V_{BE}) diminui e o transistor conduz menos, reduzindo a tensão de saída.

Regulação a transistor de junção bipolar (TBJ) em paralelo

5-Regulador com transistor paralelo: Segue o princípio do regulador com transistor série, porém em paralelo com a carga.

CIRCUITO PRÉ REGULADOR

CIRCUITO REGULADOR



Funcionamento básico:

- 1) Se a resistência de carga diminuir, menos corrente circula no terminal de coletor (I_C) do T1, assim mais corrente circula na carga, mantendo a tensão constante.
- 2) Se a resistência de carga aumentar, mais corrente circula por T1, assim diminui a corrente na carga, mantendo a tensão constante.

Regulação com CI 78XX e 79XX (monolítico)

Regulador monolítico 78XX e 79XX: fornecem tensão de saída fixa indicada pelos dois últimos dígitos indicativos da sua especificação, sendo que a

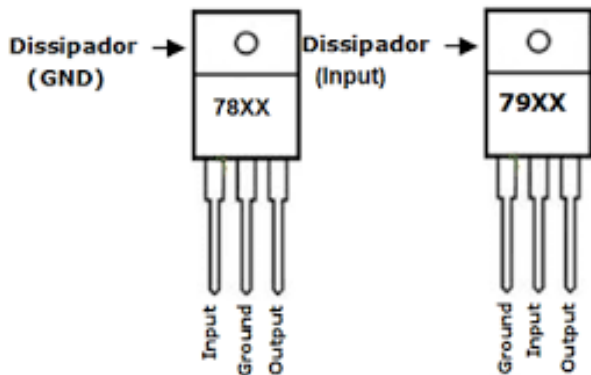
*série 78XX → fornece tensões de saída positivas (Ex: LM7812 → +12 V)

*série 79XX → tensões negativas (Ex: LM7905 → -5 V).

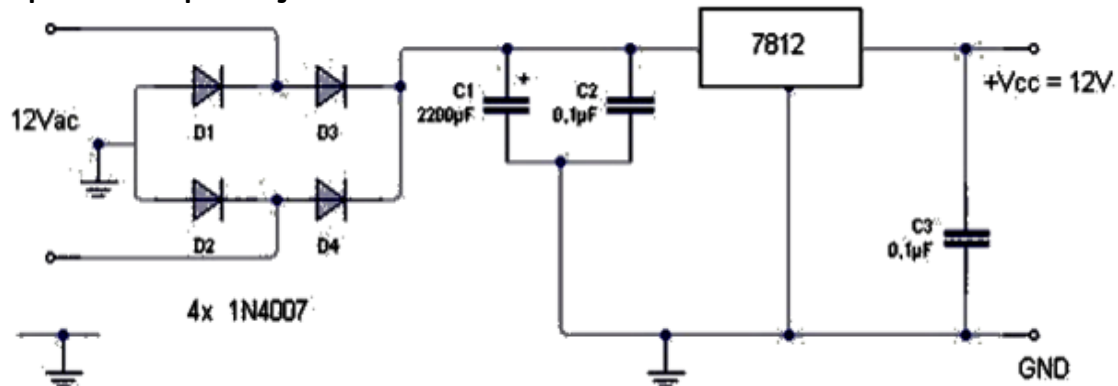
Apresentam ótima regulação, possuem limitador de corrente e proteção contra curto-circuito e desligamento por sobreaquecimento.

A máxima corrente de saída é limitada em 1A.

Pinagem:



Exemplo de aplicação:



Créditos: <http://eletronica24h.net.br/aulaen09--.html>

C1: capacitor eletrolítico (filtro)

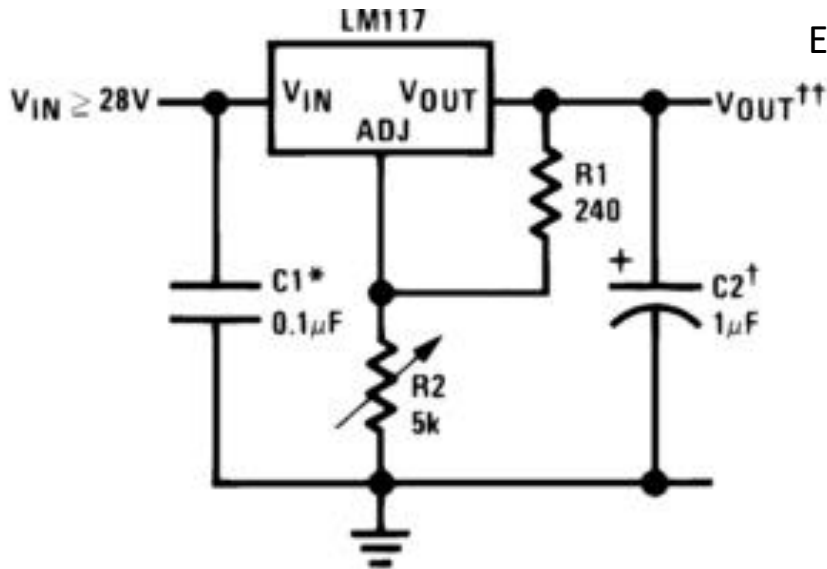
C2 e C3: poliéster metalizado (ruídos)

Tipo de encapsulamento: TO

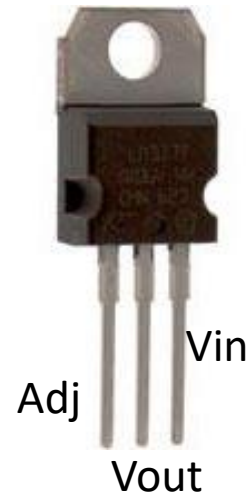
Fonte de alimentação

Regulação com LM 317 (monolítico)

Regulador monolítico [LM317](#): permite que a tensão de saída possa ser ajustada em um valor entre 1,2 V a 39 V, de acordo com o ajuste das resistências R1 e R2.

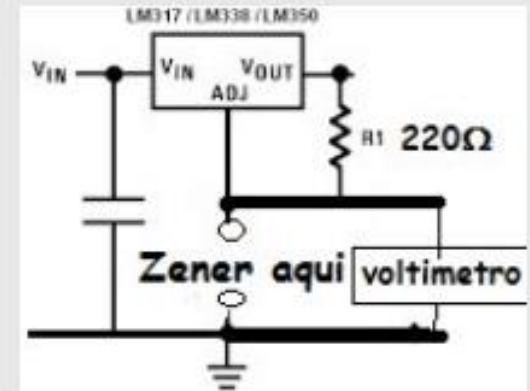


Encapsulamento: TO



$$V_{out} = 1,25 \left(1 + \frac{R2}{R1}\right) + (I_{adj}) \cdot R2$$

$$I_{adj} = 100 \mu A$$



Modificação para o circuito identificador da tensão se Zener

<https://www.paulobrites.com.br/como-descobrir-tensao-de-um-diodo-zener/>

Resumo dos sistemas de regulação

REGULAÇÃO	TIPO	PRINCÍPIO OPERAÇÃO
<u>78 XX</u>	Circuito integrado	XX indica a tensão CC positiva que a ser mantida constante. Limite da corrente a 1 A. Ex. 7805= 5 V
<u>79 XX</u>	Circuito integrado	XX indica a tensão CC NEGATIVA a ser mantida constante. Limite em 1 A. Ex. 7912 = -12 V. A tensão de entrada deve ser negativa para a saída negativa.
<u>LM 317</u>	Circuito integrado	Em conjunto com resistores apropriados permite ajusta da tensão entre 1, 25 V a 37 V. Imáx 1,5 A.
ZENER	Componente discreto	Tipo de diodo especial para operar na região de ruptura, onde a tensão A-K é mantida praticamente constante. Restrição a pequenas intensidades de corrente.
ZENER + TJB	Arranjo com os componentes	O zener integra um pré-regulador que fornece ao TJB a referência de controle. Esta composição permite níveis maiores de corrente.

Exercícios: créditos Boylestad, cap 2, 6ª ed.

EXEMPLO 2.18

(a) Esboce a saída v_o e determine o nível dc de saída para o circuito da Fig. 2.48. (b) Repita o item (a) para o caso em que o diodo ideal é substituído por um diodo de silício. (c) Repita os itens (a) e (b) para $V_m = 200$ V, e compare as soluções, utilizando as Eqs. (2.7) e (2.8).

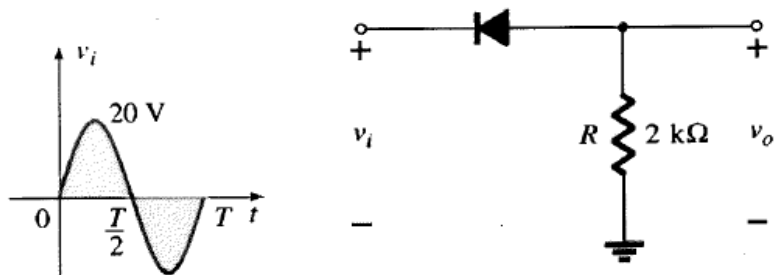


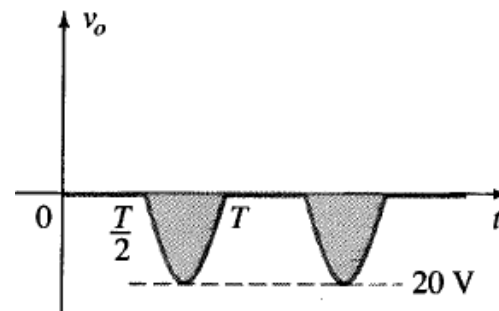
Fig. 2.48 Circuito do Exemplo 2.18.

Respostas 2.18)

a) $V_{dc} = -6,36$ V

b) $V_{dc} = -6,14$ V

c) $V_{dc} = -63,6$ V (ideal)
 $= -63,38$ V (modelo simplificado)



28. Um retificador em ponte de onda completa com uma entrada senoidal de 120 V rms possui um resistor de carga de 1 kΩ.

- Se diodos de silício são empregados, qual é a tensão dc disponível na carga?
- Determine a TPI nominal de cada diodo.
- Ache a corrente máxima através de cada diodo durante a condução.
- Qual é a potência nominal exigida para cada diodo?

Respostas ex. 28:

a) 107,04 V

b) TPI ≥ 170 V

c) $I_{max\ diodo} = 168,3$ mA

d) $P_{diodo} = 74,7$ mW

Exercícios: créditos Boylestad, cap 2, 6ª ed.

22. Considerando o diodo ideal, esboce v_i , v_d e i_d para o retificador de meia-onda da Fig. 2.148. A entrada é uma forma de onda senoidal com uma frequência de 60 Hz.

*23. Repita o Problema 22 com um diodo de silício ($V_T = 0,7 \text{ V}$).

*24. Repita o Problema 22 com uma carga de $6,8 \text{ k}\Omega$ aplicada como mostra a Fig. 2.149. Esboce v_L e i_L .

25. Para o circuito da Fig. 2.150, esboce v_o e determine V_{dc} .

*31. Esboce v_o para o circuito da Fig. 2.155 e determine a tensão dc disponível.

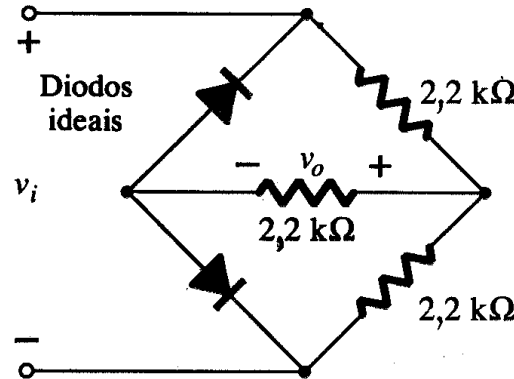
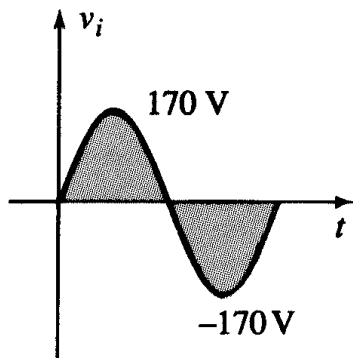


Fig. 2.155 Problema 31.

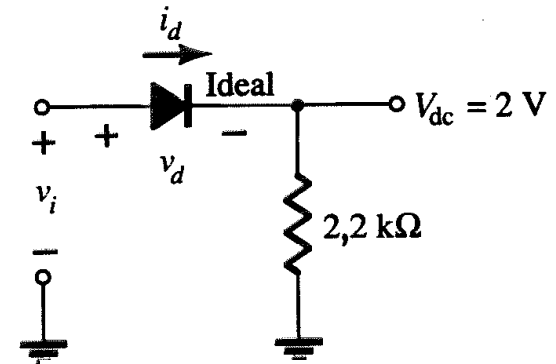


Fig. 2.148 Problemas 22, 23.

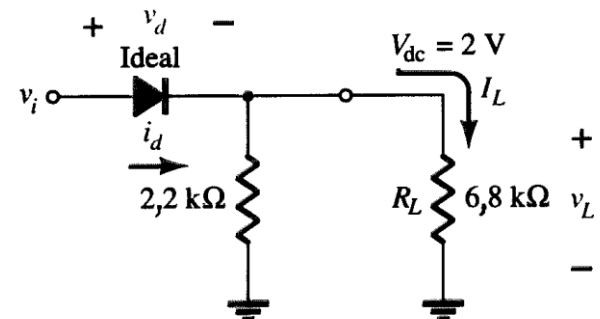


Fig. 2.149 Problema 24.

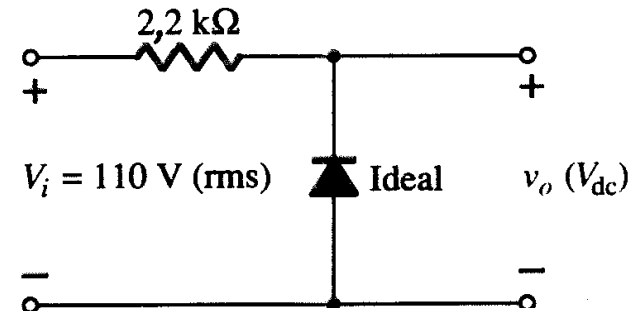


Fig. 2.150 Problema 25.

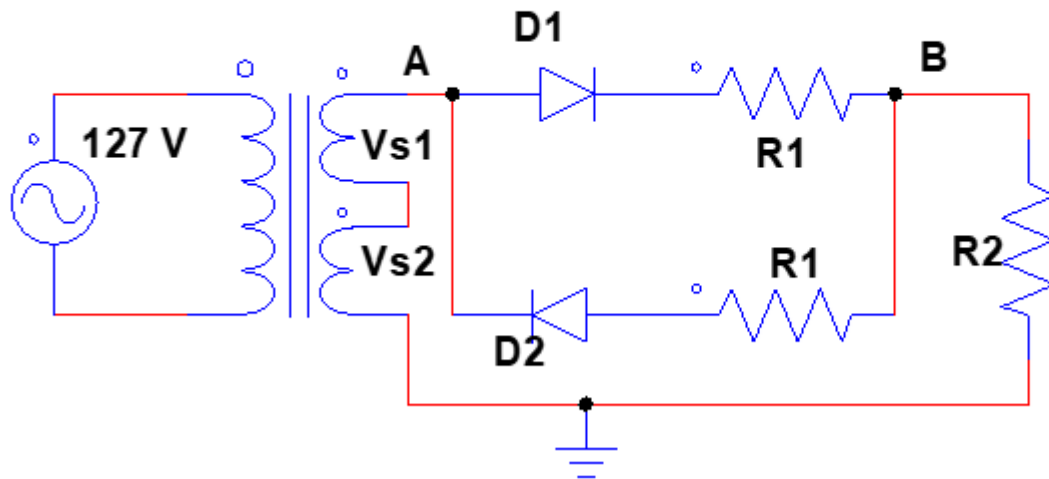
23) $6,98 \text{ V}$, $i_d = 2,85 \text{ mA}$

25) $V_p = 155,56 \text{ V}$, $V_{DC} = 49,47 \text{ V}$

31) $V_p = 56,67 \text{ V}$, $V_{DC} = 36,04 \text{ V}$

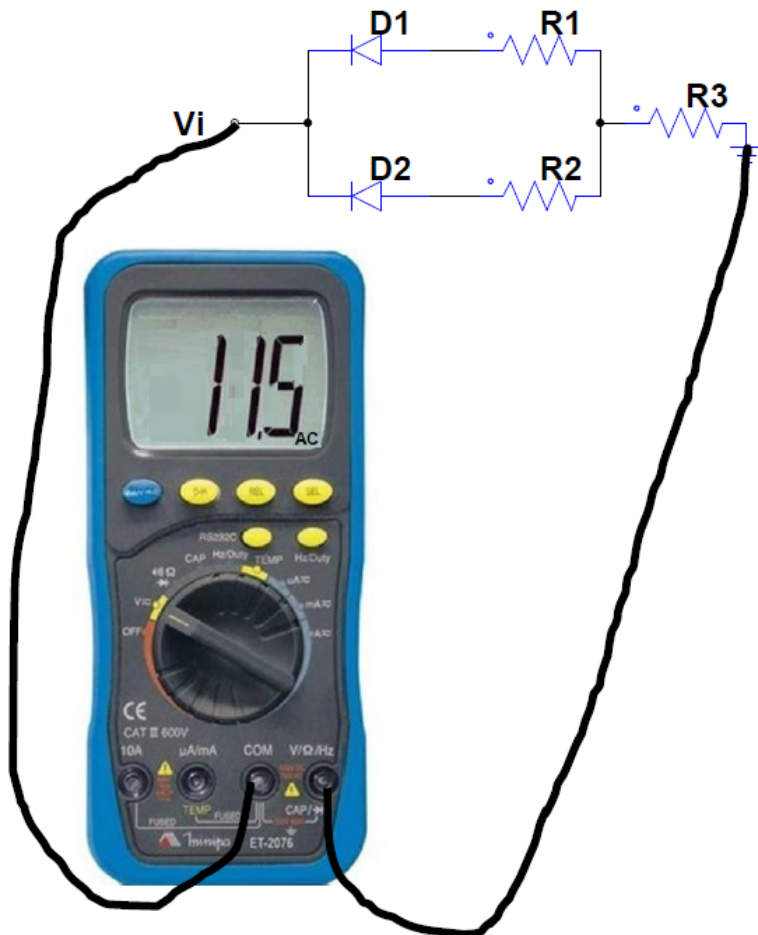
Exercício

Qual é o valor da tensão medida em R2 por um multímetro digital selecionado na escala VCC? Admitir diodo ideal. $V_{s1} = V_{s2} = 9\text{ V}$, $R_1 = 2 \cdot R_2$



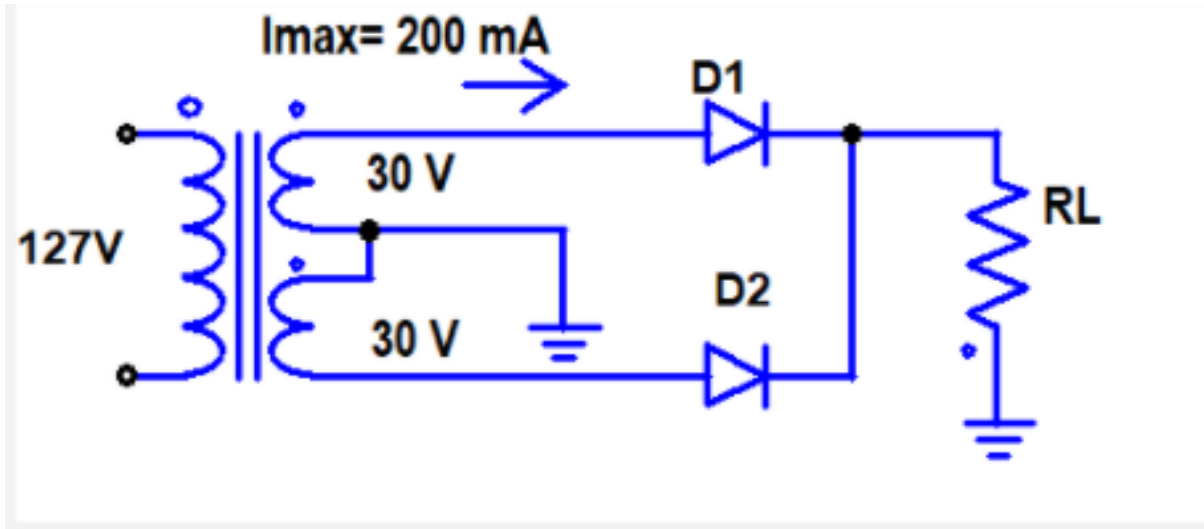
Exercício 3:

Determine o valor médio da tensão em $R3$ e esboce a respectiva forma de onda. Admitir que: o MD indica 11,5 V na escala AC e que os resistores são iguais a $1,2\text{ k}\Omega$, os diodos são idênticos. Usar o modelo simplificado para o diodo com $V_j=0,75\text{ V}$.



Resposta:
-3,29 V

4-Qual dos diodos a seguir é o deve ser usado no circuito?



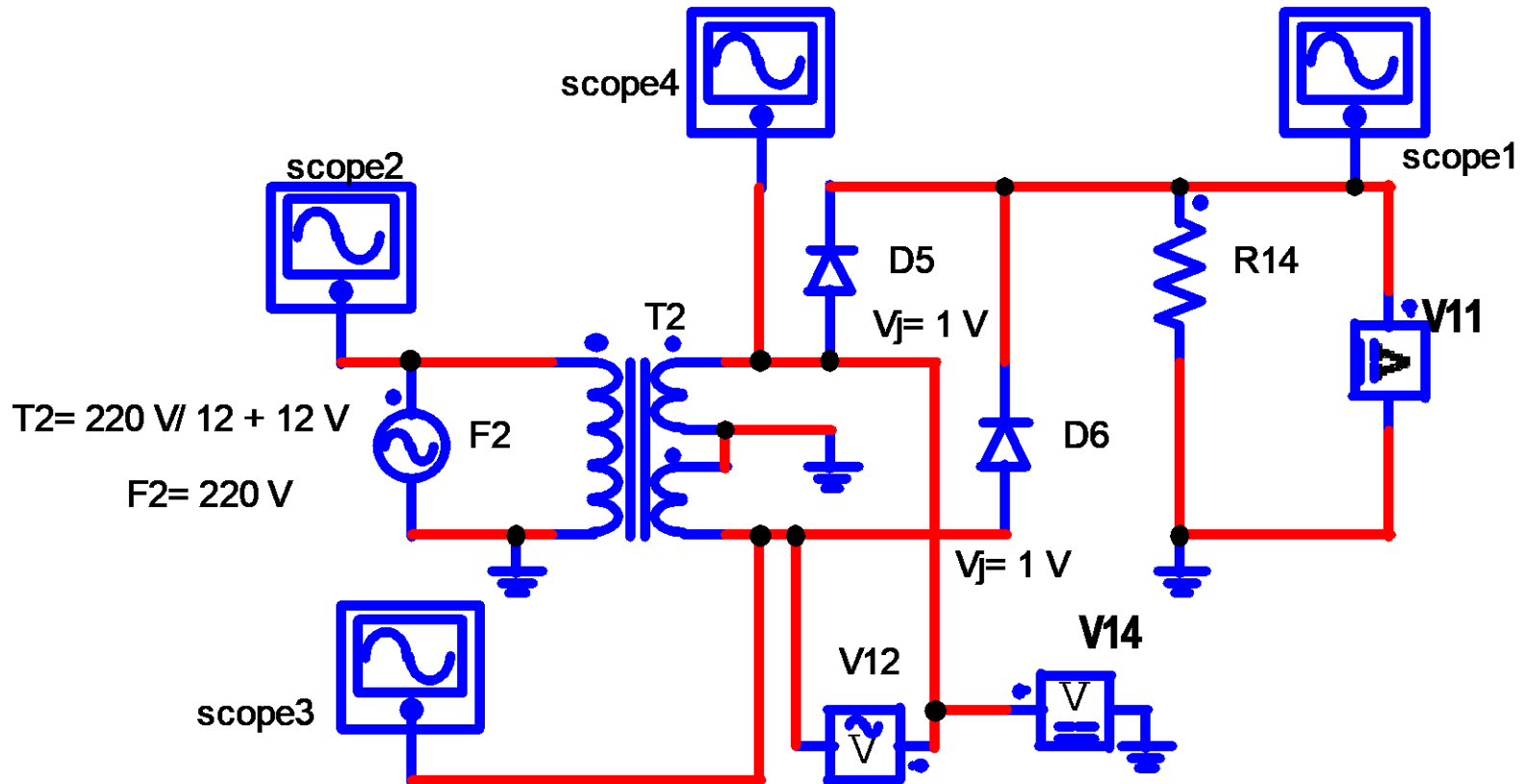
- a) 1N4148
- b) 1N914
- c) 1N4153

A análise deve ser feita com base na corrente de condução e a TPI

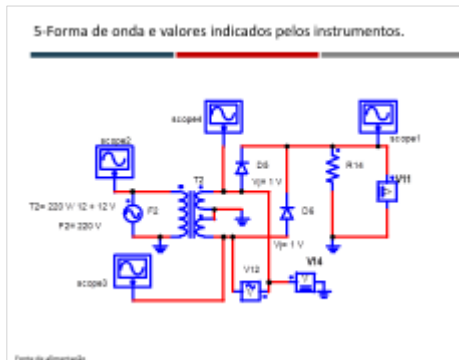
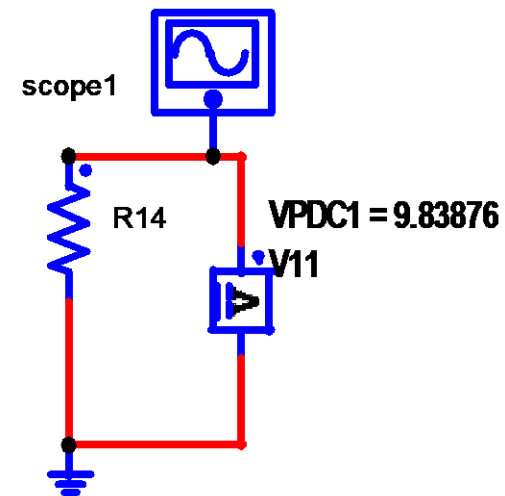
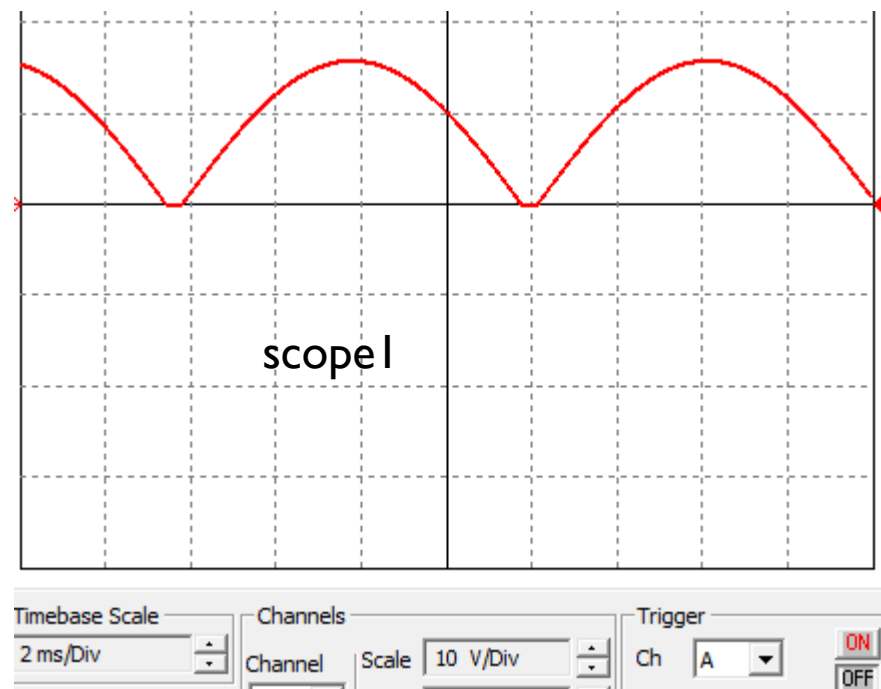
https://www.egr.msu.edu/eceshop/Parts_Inventory/datasheets/1n914%20diode.pdf

<https://mm.digikey.com/Volume0/opasdata/d220001/medias/docus/1121/1N4153.pdf>

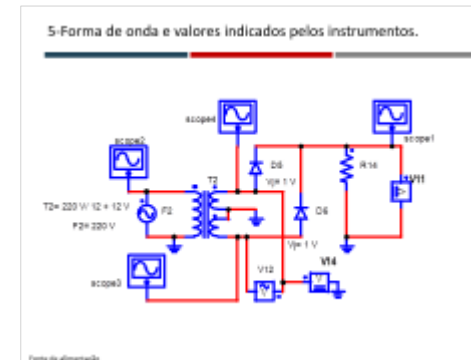
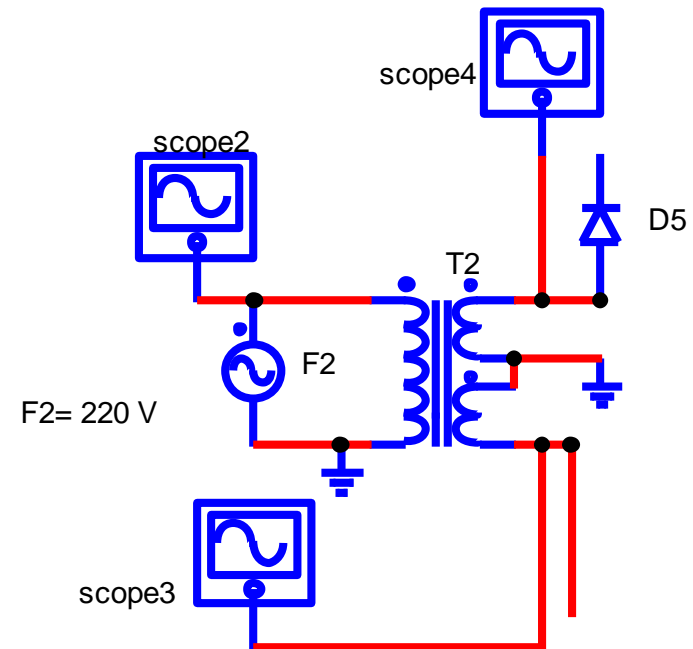
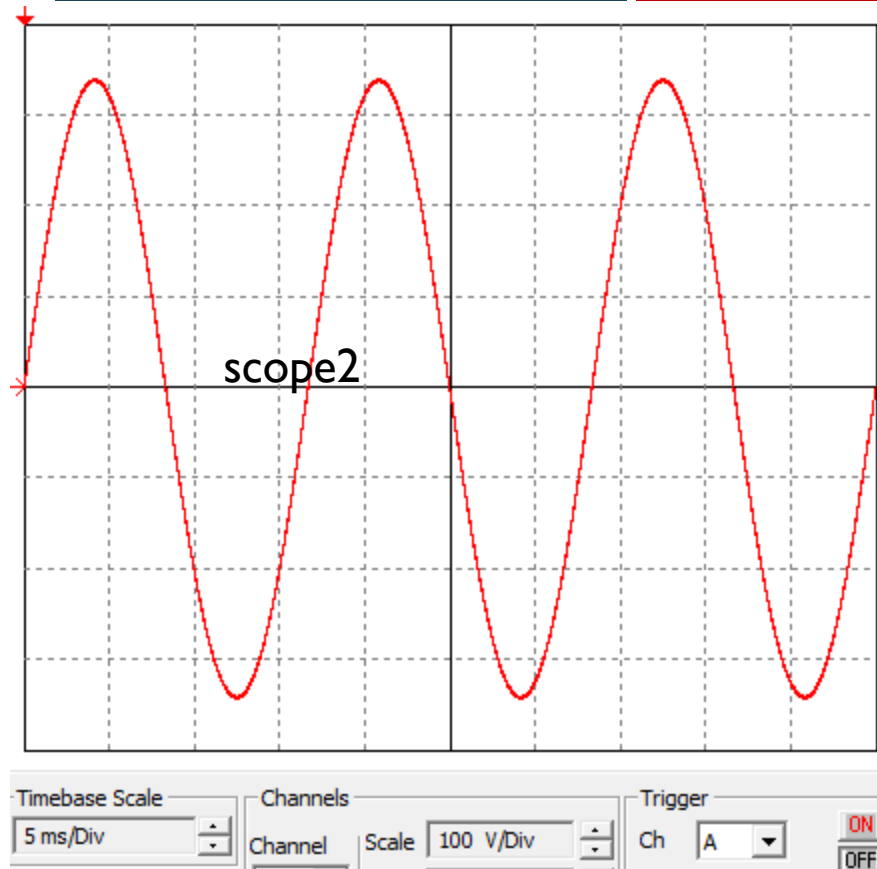
5-Forma de onda e valores indicados pelos instrumentos.



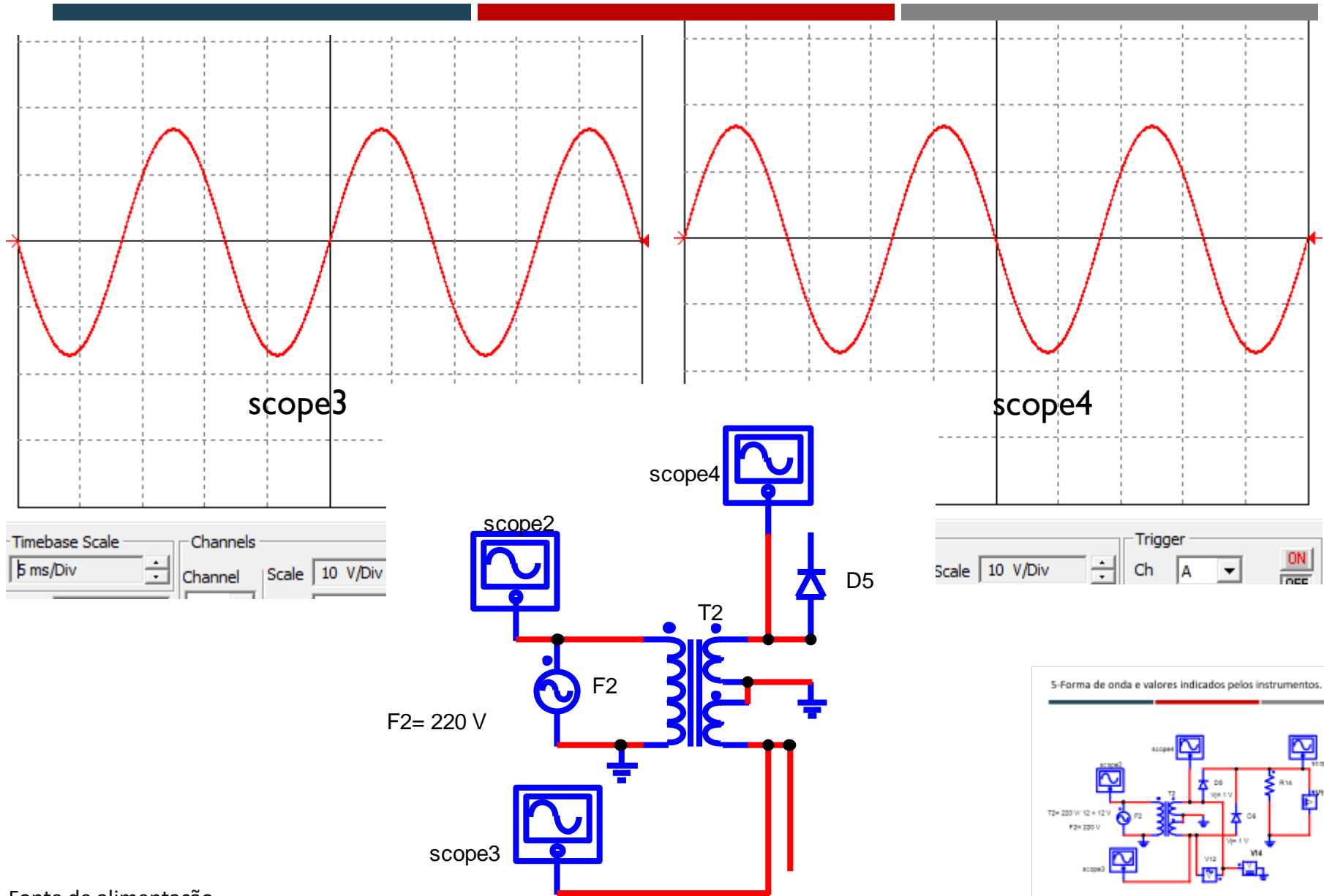
Forma de onda e valores indicados pelos instrumentos.



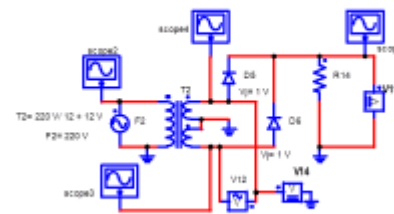
Forma de onda e valores indicados pelos instrumentos.



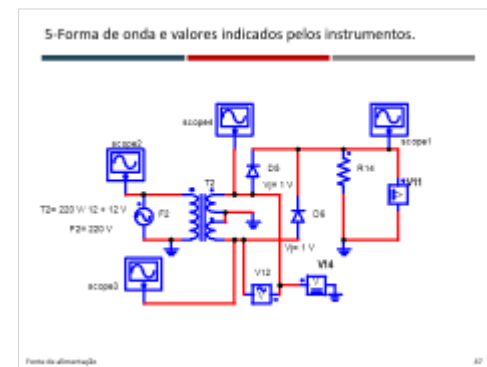
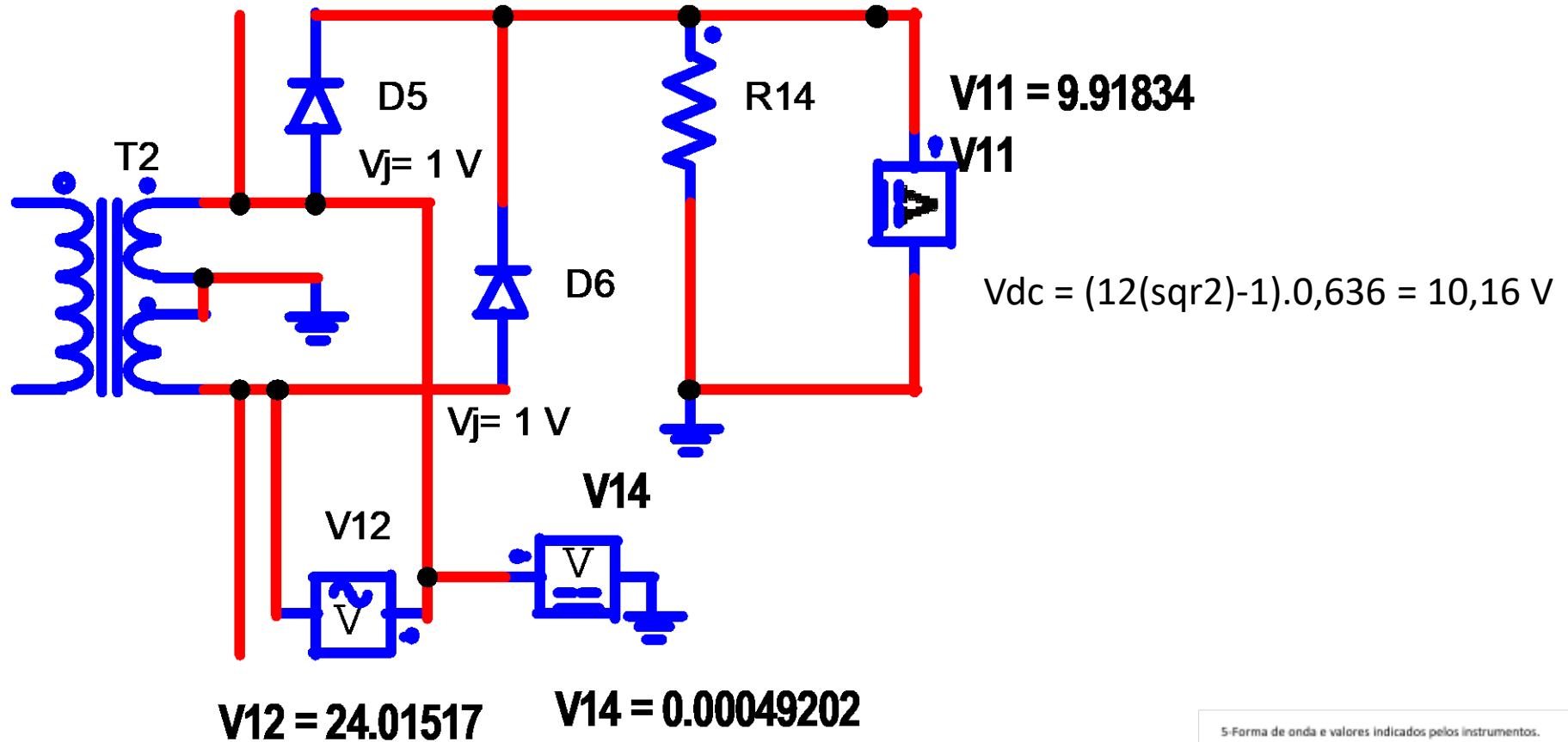
Forma de onda e valores indicados pelos instrumentos.



5-Forma de onda e valores indicados pelos instrumentos.

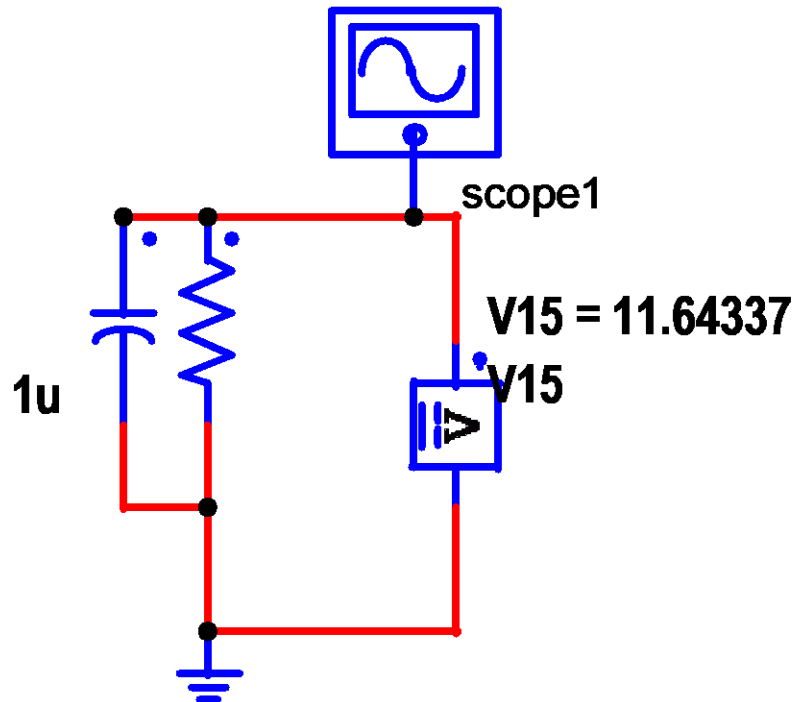


Forma de onda e valores indicados pelos instrumentos.



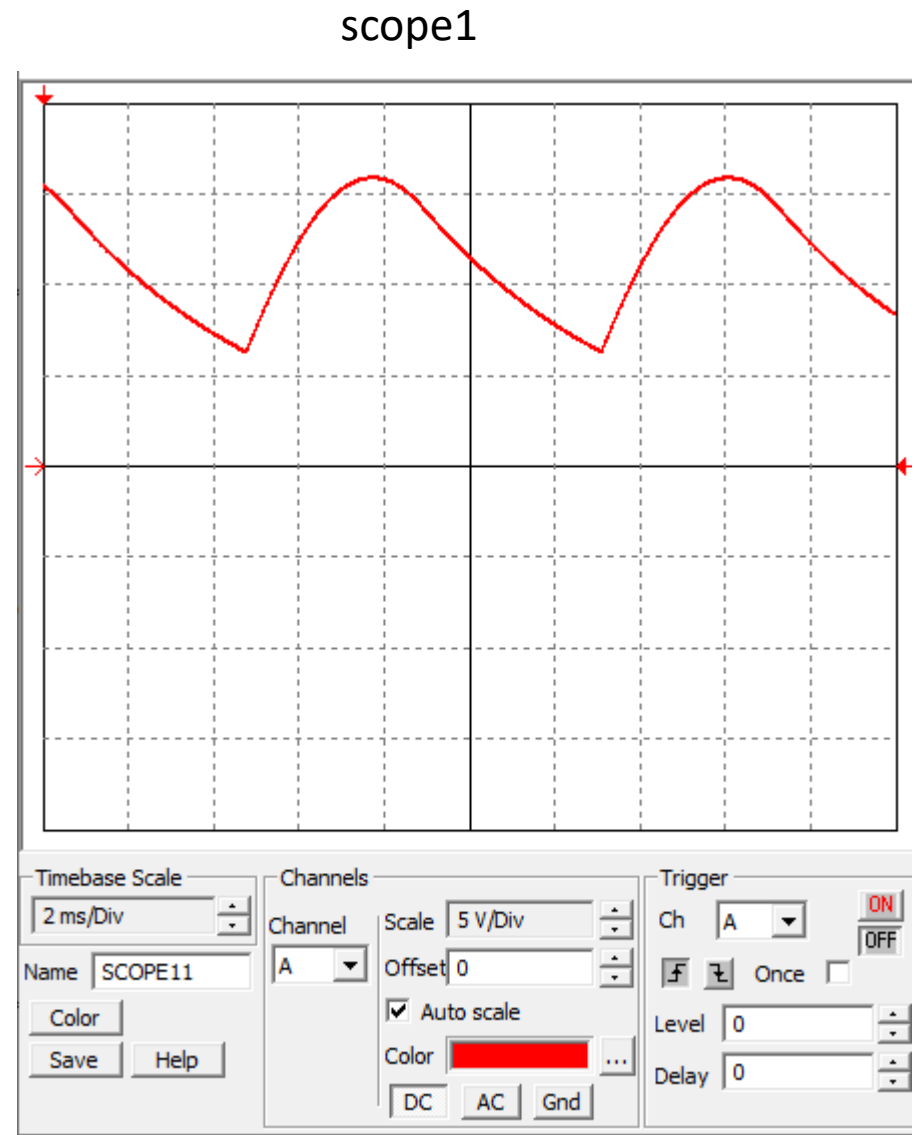
Forma de onda e valores indicados pelos instrumentos COM FILTRO

COM FILTRO



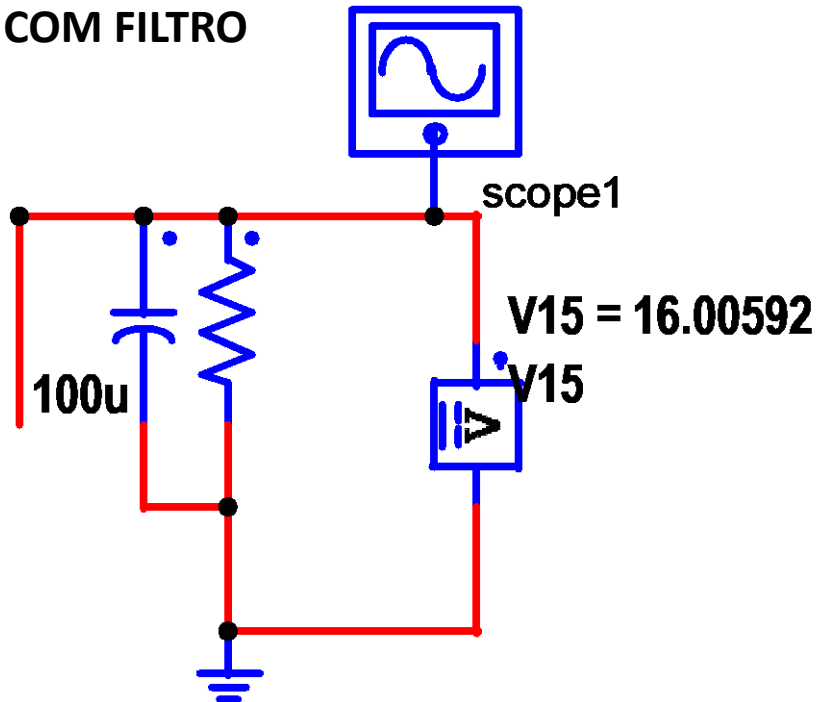
$$V_{dc} = (12(\sqrt{2}) - 1) \cdot 0,6 \times 6 = 15,47V$$

Dependerá do valor do capacitor!



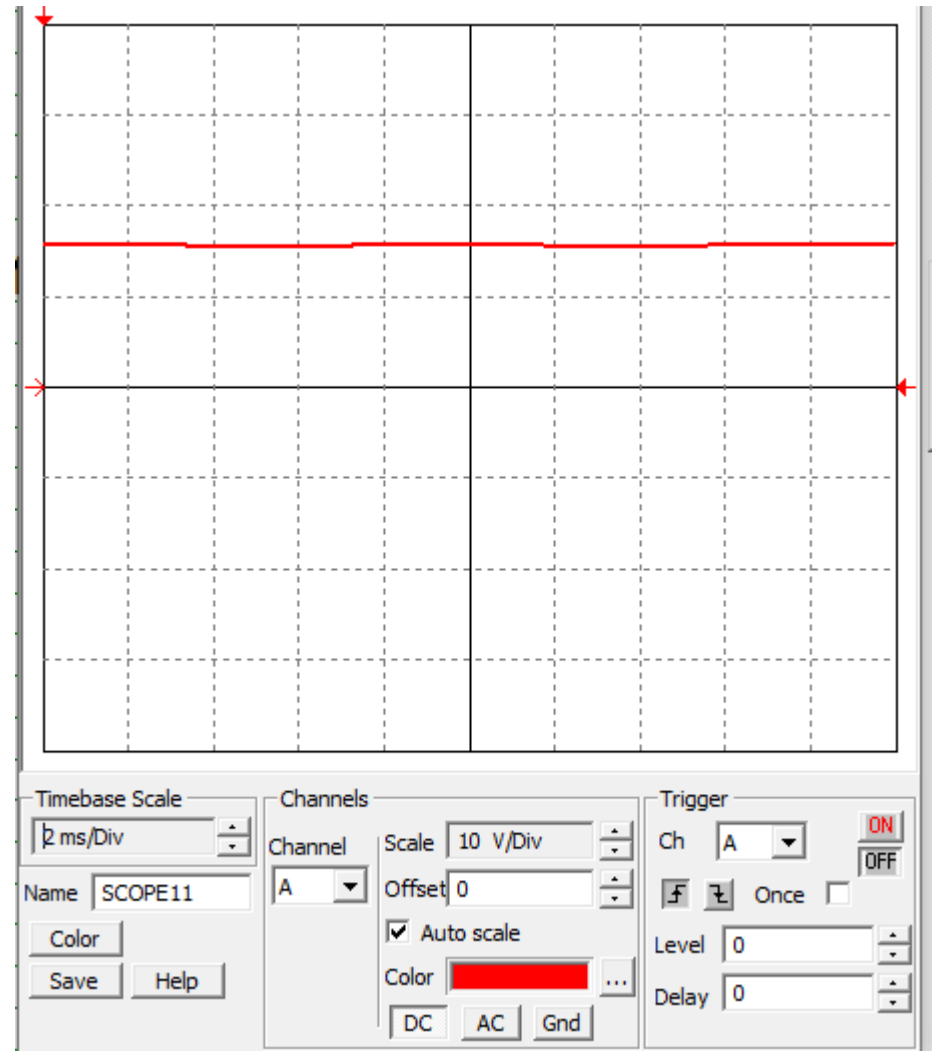
Forma de onda e valores indicados pelos instrumentos COM FILTRO

COM FILTRO

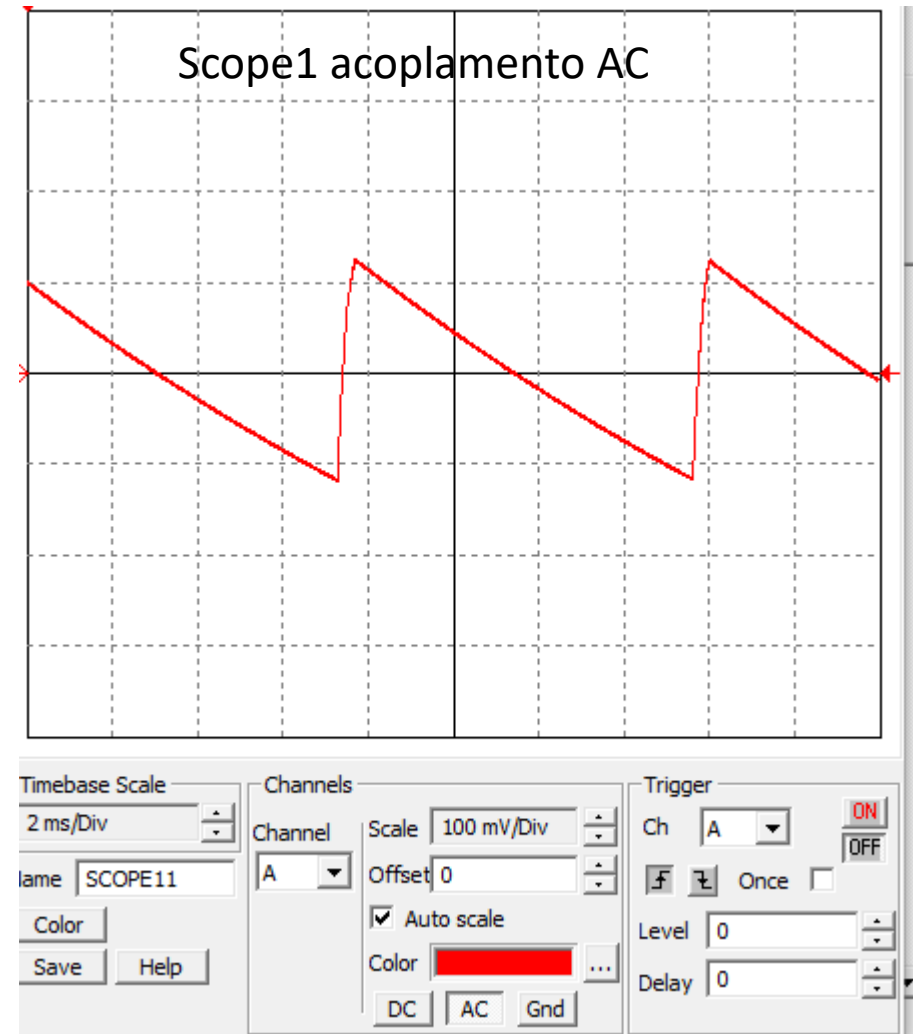
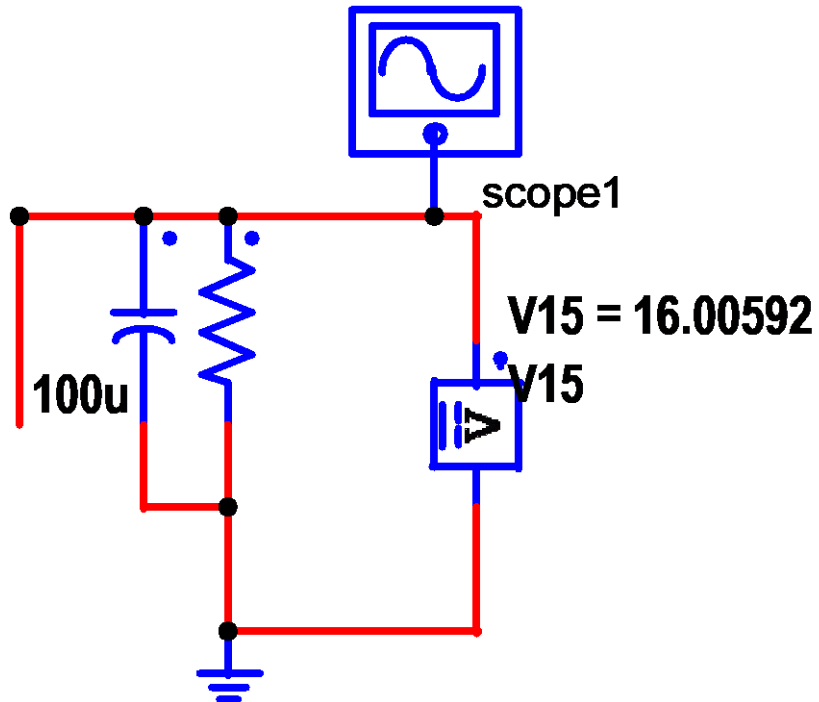


$$V_{dc} = (12(\sqrt{2}) - 1) \cdot 0,6 \times 6 = 15,97V$$

Scope1 acoplamento DC

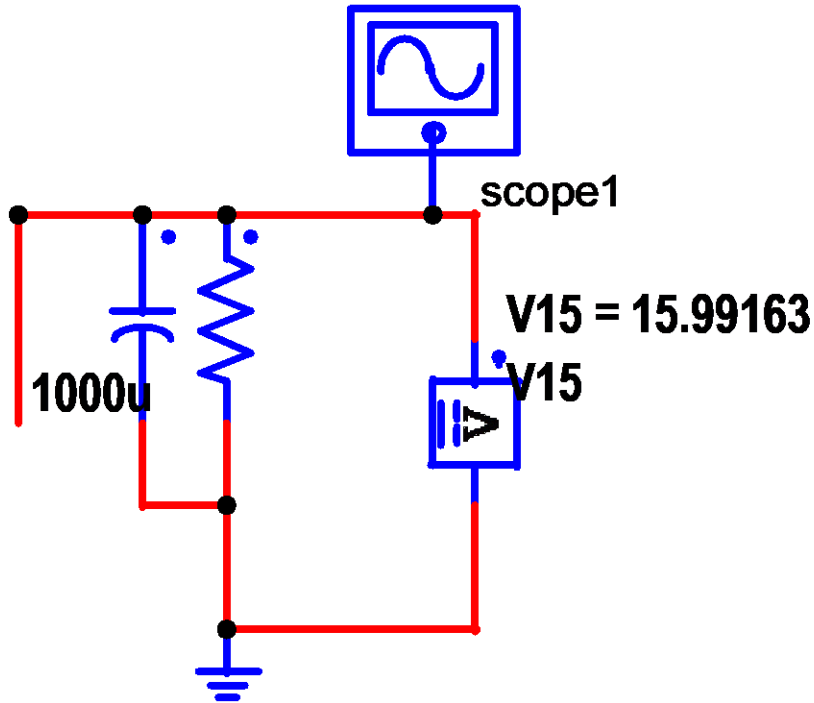


Forma de onda e valores indicados pelos instrumentos COM FILTRO



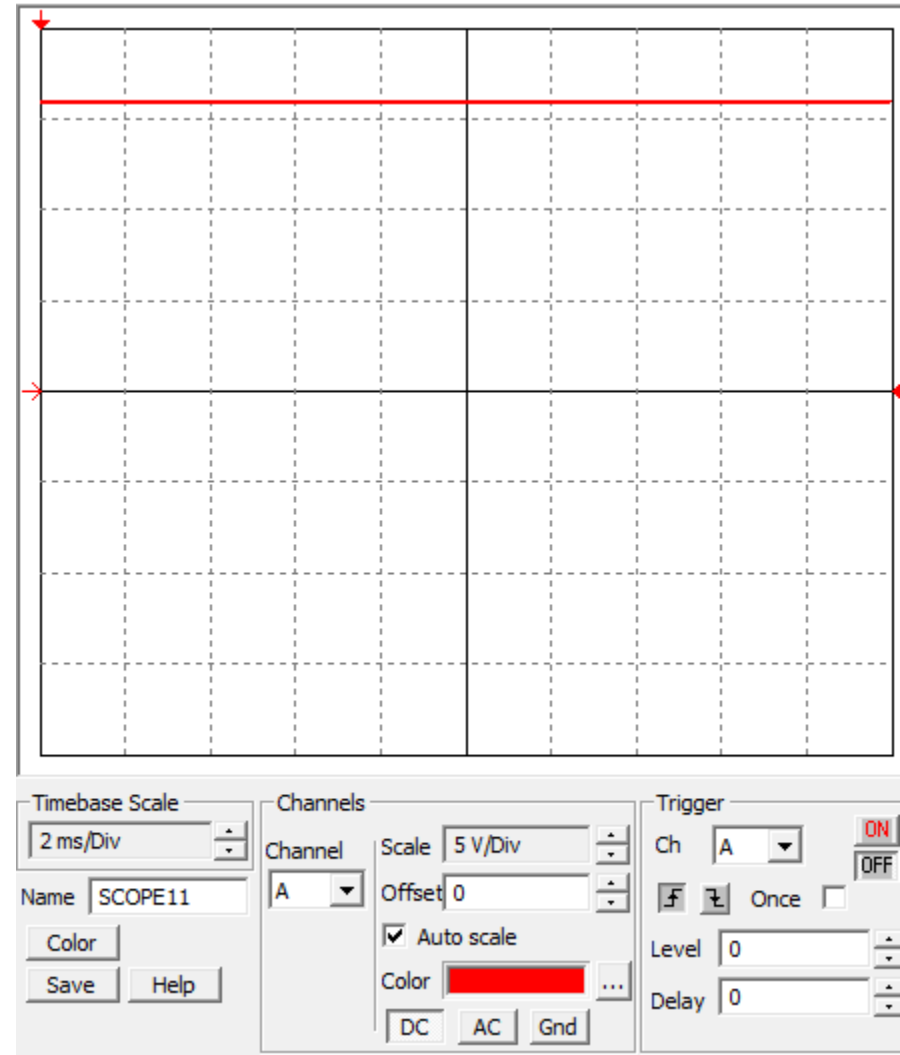
Forma de onda e valores indicados pelos instrumentos COM FILTRO.

COM FILTRO



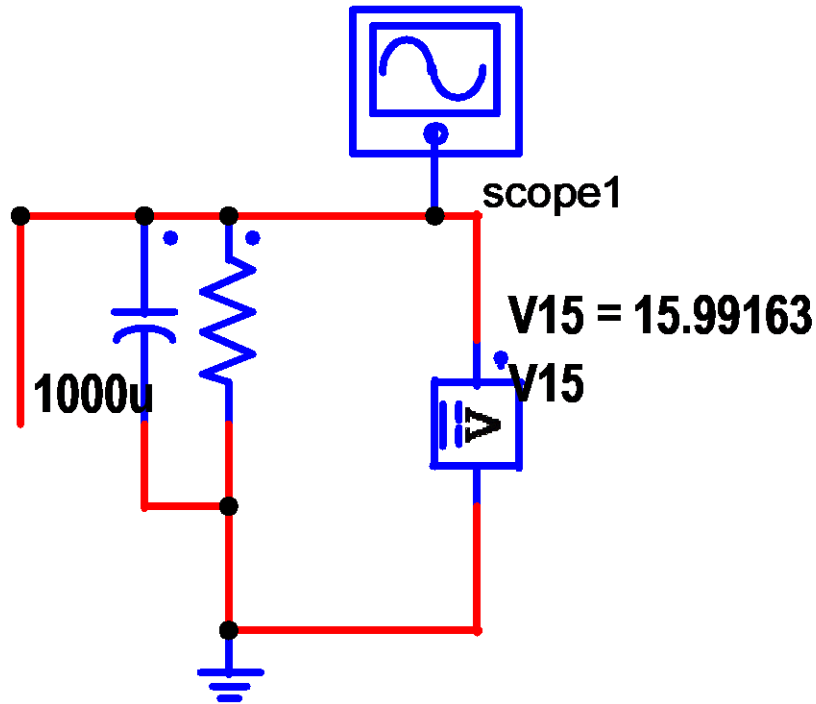
$$V_{dc} = (12(\sqrt{2}) - 1) \cdot 0,636 = 15,97V$$

Scope1 acoplamento DC



Forma de onda e valores indicados pelos instrumentos COM FILTRO.

COM FILTRO



Scope1 acoplamento AC

